



POLITÉCNICA

CAMPUS
DE EXCELENCIA
INTERNACIONAL

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros
Industriales

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

53001240 - Microelectronica

PLAN DE ESTUDIOS

05AZ - Master Universitario en Ingeniería Industrial

CURSO ACADÉMICO Y SEMESTRE

2017-18 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos	1
2. Profesorado	1
3. Conocimientos previos recomendados	2
4. Competencias y resultados de aprendizaje	2
5. Descripción de la asignatura y temario	3
6. Cronograma	5
7. Actividades y criterios de evaluación	6
8. Recursos didácticos	7

1. Datos descriptivos

1.1 Datos de la asignatura

Nombre de la Asignatura	53001240 - Microelectronica
Nº de Créditos	3 ECTS
Carácter	53001240
Curso	Segundo curso
Semestre	Tercer semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	05AZ - Master Universitario en Ingeniería Industrial
Centro en el que se imparte	Escuela Tecnica Superior de Ingenieros Industriales
Curso Académico	2017-18

2. Profesorado

2.1 Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías*
Teresa Riesgo Alcaide (Coordinador/a)	Electrónica	teresa.riesgo@upm.es	M - 09:00 - 10:00
Jose Andres Otero Marnotes	Electrónica	joseandres.otero@upm.es	M - 09:00 - 10:00

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1 Asignaturas previas que se recomienda haber cursado

El plan de estudios Master Universitario en Ingeniería Industrial no tiene definidas asignaturas previas recomendadas para esta asignatura.

3.2 Otros conocimientos previos recomendados para cursar la asignatura

- Sistemas Microprocesadores
- Electrónica Digital
- Arquitectura de sistemas digitales

4. Competencias y resultados de aprendizaje

4.1 Competencias que adquiere el estudiante al cursar la asignatura

CB5 - Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser en gran medida autodirigido o autónomo.

CE16 - Capacidad para la gestión de la Investigación, Desarrollo e Innovación tecnológica

CE7 - Capacidad para diseñar sistemas electrónicos y de instrumentación industrial.

CT3 - Creatividad

CT5 - Gestión de la información

4.2 Resultados del aprendizaje al cursar la asignatura

RA125 - Utiliza correctamente técnicas de comunicación oral.

RA121 - Organiza la información.

5. Descripción de la asignatura y temario

5.1 Descripción de la asignatura

En esta asignatura se estudian diversos aspectos de la tecnología y el diseño de circuitos integrados. En la asignatura se describirán los retos principales de la tecnología electrónica, desde el punto de vista del diseño, la validación y la fabricación de los circuitos integrados.

Se tratará de utilizar algunas herramientas de diseño para hacer diseños sencillos a bajo nivel así como diseños más complejos a un nivel más alto.

5.2 Temario de la asignatura

1. Introducción

- 1.1. Presentación de la asignatura
- 1.2. Historia de la (micro)electrónica
- 1.3. Evolución de la tecnología
- 1.4. Retos de la microelectrónica

2. Tecnología microelectrónica

- 2.1. Tecnología CMOS
- 2.2. Diseño de circuitos lógicos con transistores CMOS
- 2.3. Proceso de fabricación de circuitos integrados
- 2.4. Diseño físico (layout)

3. Técnicas de diseño

- 3.1. Alternativas de implementación
- 3.2. Metodologías de diseño
- 3.3. Arquitecturas de procesamiento de datos

- 3.4. Síntesis algorítmica
- 4. Retos del diseño microelectrónico
 - 4.1. Validación y test
 - 4.2. Consumo de energía en circuitos integrados
 - 4.3. Interfaces con circuitos asíncronos
- 5. Qué hay de nuevo
 - 5.1. FinFET
 - 5.2. Memristors
 - 5.3. Spintronics
 - 5.4. Nanotubes

6. Cronograma

6.1 Cronograma de la asignatura*

Semana	Actividad Presencial en Aula	Actividad Presencial en Laboratorio	Otra Actividad Presencial	Actividades de Evaluación
1	Introducción Duración: 02:00 LM: Actividad del tipo Lección Magistral			
2	Introducción Duración: 02:00 LM: Actividad del tipo Lección Magistral Tecnología CMOS Duración: 03:00 LM: Actividad del tipo Lección Magistral			
3	Tecnología microelectrónica Duración: 02:00 LM: Actividad del tipo Lección Magistral	Diseño físico (layout) Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		Trabajo usando la herramienta Microwind TG: Técnica del tipo Trabajo en Grupo Evaluación continua Duración: 02:00
4	Técnicas de diseño Duración: 05:00 LM: Actividad del tipo Lección Magistral			Problema de síntesis algorítmica TI: Técnica del tipo Trabajo Individual Evaluación continua Duración: 02:00
5	Retos del diseño microelectrónico Duración: 03:00 LM: Actividad del tipo Lección Magistral		Seminario externo Duración: 02:00 LM: Actividad del tipo Lección Magistral	
6	Qué hay de nuevo Duración: 01:00 LM: Actividad del tipo Lección Magistral			Presentaciones individuales de temas nuevos en microelectrónica PI: Técnica del tipo Presentación Individual Evaluación continua Duración: 04:00
7				
8				
9				
10				
11				
12				
13				
14				
15				
16				
17				Examen final de la asignatura EX: Técnica del tipo Examen Escrito Evaluación continua y sólo prueba final Duración: 04:00

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

7. Actividades y criterios de evaluación

7.1 Actividades de evaluación de la asignatura

7.1.1 Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
3	Trabajo usando la herramienta Microwind	TG: Técnica del tipo Trabajo en Grupo	No Presencial	02:00	5%	5 / 10	CT3 CB5 CE7
4	Problema de síntesis algorítmica	TI: Técnica del tipo Trabajo Individual	No Presencial	02:00	5%	5 / 10	CT3 CE7
6	Presentaciones individuales de temas nuevos en microelectrónica	PI: Técnica del tipo Presentación Individual	Presencial	04:00	10%	5 / 10	CT5 CE16 CB5
17	Examen final de la asignatura	EX: Técnica del tipo Examen Escrito	No Presencial	04:00	80%	4 / 10	CT3 CT5 CE16 CB5 CE7

7.1.2 Evaluación sólo prueba final

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen final de la asignatura	EX: Técnica del tipo Examen Escrito	No Presencial	04:00	80%	4 / 10	CT3 CT5 CE16 CB5 CE7

7.1.3 Evaluación convocatoria extraordinaria

No se ha definido la evaluación extraordinaria.

7.2 Criterios de Evaluación

Las actividades de evaluación continua se evaluarán en función del rigor y los resultados obtenidos por los alumnos y servirá para que los alumnos vayan estudiando y profundicen en los temas tratados. El examen se realizará en modo cuestionario, y los alumnos podrán hacerlo en casa aunque se pide que se realice de manera individual.

8. Recursos didácticos

8.1 Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Transparencias de clase	Otros	Se pondrán a disposición del alumno al principio del curso
Digital Integrated Circuits, by Jan M. Rabaey, Anantha Chandrakasan, Borivoje Nikolic	Bibliografía	algunos de los temas se basan en este libro que es una referencia esencial en el estudio de la microelectrónica
Microelectrónica: circuitos y sistemas. Félix Moreno y Teresa Riesgo	Bibliografía	Un libro práctico para estudiar algunos temas
artículos técnicos (IEEE, ACM, ITRS)	Bibliografía	Artículos de algunos temas seleccionados