



CAMPUS
DE EXCELENCIA
INTERNACIONAL

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas
de Telecomunicación

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

595023028 - Sistemas basados en microprocesador

PLAN DE ESTUDIOS

59SC - Grado en Ingeniería de Sistemas de Telecomunicación

CURSO ACADÉMICO Y SEMESTRE

2017-18 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos	1
2. Profesorado	1
3. Requisitos previos obligatorios	2
4. Conocimientos previos recomendados	2
5. Competencias y resultados de aprendizaje	3
6. Descripción de la asignatura y temario	5
7. Cronograma	6
8. Actividades y criterios de evaluación	9
9. Recursos didácticos	13

1. Datos descriptivos

1.1 Datos de la asignatura

Nombre de la Asignatura	595023028 - Sistemas basados en microprocesador
Nº de Créditos	6 ECTS
Carácter	595023028
Curso	Tercero curso
Semestre	Quinto semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	59SC - Grado en Ingeniería de Sistemas de Telecomunicación
Centro en el que se imparte	Escuela Técnica Superior de Ingeniería y Sistemas de Telecomunicación
Curso Académico	2017-18

2. Profesorado

2.1 Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías*
Eduardo Barrera Lopez De Turiso	A4203	eduardo.barrera@upm.es	L - 09:00 - 10:00
Julian Nieto Valhondo (Coordinador/a)	A4203	julian.nieto.valhondo@upm.es	L - 10:00 - 11:00
Ruben Salvador Perea	A4204	ruben.salvador@upm.es	L - 11:00 - 12:00
Mariano Ruiz Gonzalez		mariano.ruiz@upm.es	- -

Fernando Pescador Del Oso		fernando.pescador@upm.es	- -
---------------------------	--	--------------------------	-----

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Requisitos previos obligatorios

3.1 Asignaturas previas requeridas para cursar la asignatura

- Microprocesadores

3.2 Otros requisitos previos para cursar la asignatura

El plan de estudios Grado en Ingeniería de Sistemas de Telecomunicación no tiene definidos requisitos para esta asignatura.

4. Conocimientos previos recomendados

4.1 Asignaturas previas que se recomienda haber cursado

- Programación I

- Programación II

4.2 Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Grado en Ingeniería de Sistemas de Telecomunicación no tiene definidos otros conocimientos previos para esta asignatura.

5. Competencias y resultados de aprendizaje

5.1 Competencias que adquiere el estudiante al cursar la asignatura

CE EC04 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones.

CE EC07 - Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.

CE EC08 - Capacidad para especificar y utilizar instrumentación electrónica y sistemas de medida.

CE EC10 - Capacidad para realizar proyectos en el ámbito de las tecnologías específicas de la Ingeniería de Telecomunicación, de naturaleza profesional en que se sintetizan e integran las competencias adquiridas en las enseñanzas.

CE TEL10 - Capacidad de análisis y diseño de circuitos combinatoriales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.

CG 03 - Capacidad para expresarse correctamente de forma oral y escrita y transmitir información mediante documentos y exposiciones en público.

CG 04 - Capacidad de abstracción, de análisis y de síntesis y de resolución de problemas.

CG 05 - Capacidad de trabajo en equipo y en entornos multidisciplinares.

CG 08 - Capacidad de organización, planificación y de toma de decisiones.

CG 11 - Habilidades para la utilización de las Tecnologías de la Información y las Comunicaciones.

5.2 Resultados del aprendizaje al cursar la asignatura

RA892 - Interpretar las especificaciones de funcionamiento de un sistema basado en microcontrolador de mediana complejidad

RA894 - Conectar un periférico a un microcontrolador utilizando interfaces basadas en protocolos estándar

RA895 - Aprender a manejar cualquier periférico de mediana complejidad de un microcontrolador a partir de la documentación proporcionada por el fabricante

RA893 - Escribir el código necesario para desarrollar una aplicación basada en microcontrolador de mediana complejidad

RA896 - Elaborar el informe que justifica y describe la toma de decisiones adoptadas en el desarrollo de un proyecto y defenderlo oralmente con precisión y detalle

RA898 - Manejar entornos de CAD para la codificación, la compilación y la depuración de aplicaciones basadas en microcontrolador

RA888 - Manejar instrumentación electrónica específica para el desarrollo de sistemas basados en microprocesador

RA899 - Integrar la solución de una aplicación en un microprocesador dotado de un sistema operativo empujado

RA897 - Analizar la arquitectura software y hardware de sistemas basados en microcontrolador de mediana complejidad

RA889 - Manejar temporizadores hardware para gestionar la temporización y sincronización de una aplicación

RA890 - Establecer y gestionar las comunicaciones entre dos sistemas utilizando diferentes interfaces

RA891 - Desarrollo de aplicaciones en grupos de trabajo

6. Descripción de la asignatura y temario

6.1 Descripción de la asignatura

En esta asignatura se realiza un estudio en profundidad de sistemas basados en Microprocesador. Se parte de los conocimientos adquiridos por el alumno en la asignatura común de cuarto semestre Microprocesadores.

Utilizando los elementos más frecuentemente empleados en este tipo de sistemas, se aborda el análisis y estudio de cada uno de ellos para su aplicación en la realización del diseño de un sistema de mediana complejidad (basado en una aplicación real). Los resultados del diseño deben ser expuestos públicamente.

6.2 Temario de la asignatura

1. Bloque 1: Utilización de los microprocesadores CORTEX M de ARM con CMSIS y Keil MDK
 - 1.1. Introducción al desarrollo de aplicaciones para microcontroladores Cortex M con CMSIS
 - 1.2. Controlador y gestión de Interrupciones
 - 1.3. Modelo de programación
2. Bloque 2: Bloques funcionales de un sistema basado en microprocesador
 - 2.1. Interfaces de usuario
 - 2.2. Sensores/Actuadores
 - 2.3. Comunicaciones
 - 2.4. Técnicas de desarrollo de aplicaciones
3. Bloque 3: Integración y desarrollo de una aplicación

7. Cronograma

7.1 Cronograma de la asignatura*

Semana	Actividad Presencial en Aula	Actividad Presencial en Laboratorio	Otra Actividad Presencial	Actividades de Evaluación
1		<p>Presentación de la asignatura Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>CMSIS y Keil MDK Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Interrupciones en CMSIS Duración: 01:00 LM: Actividad del tipo Lección Magistral</p>		
2		<p>Integración de código en ensamble en aplicaciones en C Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
3		<p>Realización Diseño Bloque 1 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
4				<p>Examen escrito individual Bloque 1 EX: Técnica del tipo Examen EscritoEvaluación continua Duración: 02:00</p> <p>Examen Práctico. Creación de una aplicación EP: Técnica del tipo Examen de PrácticasEvaluación continua Duración: 02:00</p> <p>Informe del diseño realizado en el Bloque 1 TG: Técnica del tipo Trabajo en GrupoEvaluación continua Duración: 00:00</p>
5		<p>Placa de aplicaciones. Presentación del diseño. Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Construcción de una aplicación (teclado/LCD) Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		

6		<p>Presentación Diseño sensores I2C Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Presentación CMSIS-RTOS Duración: 01:00 LM: Actividad del tipo Lección Magistral</p>		<p>Comprobación de la aplicación realizada. EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 02:00</p>
7		<p>Desarrollo de la aplicación con sensores Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
8		<p>Desarrollo de la aplicación con sensores Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
9		<p>Presentación comunicaciones serie Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Desarrollo de la práctica de comunicaciones Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
10		<p>Desarrollo de la práctica de comunicaciones Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
11				<p>Examen escrito Bloque 2 EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:00</p> <p>Evaluación diseño realizado en el Bloque 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 02:00</p> <p>Informe del diseño realizado en el Bloque 2 TG: Técnica del tipo Trabajo en Grupo Evaluación continua Duración: 00:00</p>
12		<p>Presentación especificaciones Diseño Final Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Presentación patrones de diseño Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p>Comienzo desarrollo Diseño Bloque 3 Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		

13		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Revisión de la implementación del Bloque 3 EP: Técnica del tipo Examen de PrácticasEvaluación continua Duración: 02:00
14		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
15		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Evaluación diseño Bloque 3 EP: Técnica del tipo Examen de PrácticasEvaluación continua Duración: 02:00 Informe escrito diseño Bloque 3 TG: Técnica del tipo Trabajo en GrupoEvaluación continua Duración: 00:00
16				
17				Examen/Recuperación escrito individual Bloque 1 y 2 EX: Técnica del tipo Examen EscritoEvaluación sólo prueba final Duración: 02:00 Examen/Recuperación práctico individual Bloque 1 y 2 EP: Técnica del tipo Examen de PrácticasEvaluación sólo prueba final Duración: 01:00 Examen/Recuperación Práctico Bloque 3 EP: Técnica del tipo Examen de PrácticasEvaluación sólo prueba final Duración: 02:00 Informe memoria Bloque 3 TI: Técnica del tipo Trabajo IndividualEvaluación sólo prueba final Duración: 00:00

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

8. Actividades y criterios de evaluación

8.1 Actividades de evaluación de la asignatura

8.1.1 Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
4	Examen escrito individual Bloque 1	EX: Técnica del tipo Examen Escrito	Presencial	02:00	15%	5 / 10	CE TEL10 CE EC07 CE EC08
4	Examen Práctico. Creación de una aplicación	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	10.5%	5 / 10	CE TEL10
4	Informe del diseño realizado en el Bloque 1	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	4.5%	5 / 10	CG 03 CG 11
6	Comprobación de la aplicación realizada.	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	7.5%	5 / 10	CE TEL10 CE EC07 CE EC08
11	Examen escrito Bloque 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	7.5%	5 / 10	CE EC07 CE EC08 CE TEL10
11	Evaluación diseño realizado en el Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	7.5%	5 / 10	CE TEL10
11	Informe del diseño realizado en el Bloque 2	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	7.5%	5 / 10	CG 03 CG 11
13	Revisión de la implementación del Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	10%	5 / 10	CG 05 CG 11

15	Evaluación diseño Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	20%	5 / 10	CE EC04 CE EC10 CG 04
15	Informe escrito diseño Bloque 3	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	10%	5 / 10	CG 08

8.1.2 Evaluación sólo prueba final

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen/Recuperación escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE EC07 CE EC08 CE TEL10
17	Examen/Recuperación práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CG 04
17	Examen/Recuperación Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	30%	5 / 10	CG 08 CE EC04 CE EC10
17	Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	15%	5 / 10	CG 03 CG 11

8.1.3 Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE TEL10 CE EC07 CE EC08
Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CG 04
Examen Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	30%	5 / 10	CG 08 CE EC04 CE TEL10

Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	15%	5 / 10	CG 03 CG 11
--------------------------	---	---------------	-------	-----	--------	----------------

8.2 Criterios de Evaluación

a. ESTUDIANTES QUE SIGUEN LA EVALUACION CONTINUA

La evaluación para la convocatoria ordinaria estará compuesta por tres partes:

- Calificación del bloque 1 (30%) La nota de esta parte se obtendrá a partir de las calificaciones obtenidas en los exámenes escritos, pruebas prácticas, la valoración del trabajo del estudiante por parte del profesor y la documentación aportada por el estudiante del desarrollo de su trabajo, de acuerdo al peso/umbral de la tabla correspondiente.
- Calificación del bloque 2 (30%) La nota de esta parte se obtendrá a partir de las calificaciones obtenidas en los exámenes escritos, pruebas prácticas, la valoración del trabajo del estudiante por parte del profesor y la documentación aportada por el estudiante del desarrollo de su trabajo, de acuerdo al peso/umbral de la tabla correspondiente.
- Calificación del bloque 3 (40%). La nota de esta parte se obtendrá a partir de la evaluación del examen práctico del trabajo realizado en el diseño, la apreciación del trabajo del estudiante por parte del profesor y la documentación técnica aportada por este sobre el sistema desarrollado.

Caso de que un estudiante no supere la evaluación del bloque 1 o del bloque 2, existirá la opción de recuperar estas partes el día marcado en el calendario de exámenes para la convocatoria ordinaria. Para ello es obligatorio haber asistido a la evaluación en las fechas establecidas. La evaluación del bloque 3 no se repetirá. No se guardan calificaciones de ninguno de los bloques para la convocatoria extraordinaria.

El examen final de la convocatoria extraordinaria para los alumnos que han seguido el método de evaluación continua estará compuesto por:

- Examen Teórico Bloque 1 y Bloque 2.

- Examen Práctico Bloque 1 y Bloque 2.
- Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura.

b. ESTUDIANTES QUE REALIZAN EXCLUSIVAMENTE LA PRUEBA FINAL

Los estudiantes que se acojan a esta modalidad de evaluación deben realizar un examen el día que esté marcado para la asignatura en la convocatoria ordinaria o extraordinaria. Este examen estará compuesto por las partes:

- Examen Teórico Bloque 1 y Bloque 2.
- Examen Práctico Bloque 1 y Bloque 2.
- Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura.

9. Recursos didácticos

9.1 Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Ordenador personal	Equipamiento	
mbed NXP LPC1768	Equipamiento	Material aportado por el estudiante
mbed Application board	Equipamiento	
Entorno de desarrollo de Keil para microcontroladores ARM	Equipamiento	
Instrumentos puesto Laboratorio	Equipamiento	
Apuntes, transparencias, prácticas	Bibliografía	