



CAMPUS
DE EXCELENCIA
INTERNACIONAL

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros
Industriales

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

55000107 - Sistemas microprocesadores

PLAN DE ESTUDIOS

05TI - Grado en Ingeniería en Tecnologías Industriales

CURSO ACADÉMICO Y SEMESTRE

2017-18 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos	1
2. Profesorado	1
3. Conocimientos previos recomendados	2
4. Competencias y resultados de aprendizaje	2
5. Descripción de la asignatura y temario	3
6. Cronograma	5
7. Actividades y criterios de evaluación	7
8. Recursos didácticos	8

1. Datos descriptivos

1.1 Datos de la asignatura

Nombre de la Asignatura	55000107 - Sistemas microprocesadores
Nº de Créditos	3 ECTS
Carácter	Optativa
Curso	Cuarto curso
Semestre	Octavo semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	05TI - Grado en Ingeniería en Tecnologías Industriales
Centro en el que se imparte	Escuela Técnica Superior de Ingenieros Industriales
Curso Académico	2017-18

2. Profesorado

2.1 Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías*
Yago Torroja Fungairiño (Coordinador/a)	EI-3	yago.torroja@upm.es	- Pueden acordarse otras horas de tutoría a través de correo electrónico
Jorge Portilla Berrueco	EI-4	jorge.portilla@upm.es	- Mandar email al profesor para establecer tutoría

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1 Asignaturas previas que se recomienda haber cursado

- Electronica analogica
- Fundamentos de programacion
- Fundamentos de electronica
- Electronica digital

3.2 Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Grado en Ingenieria en Tecnologias Industriales no tiene definidos otros conocimientos previos para esta asignatura.

4. Competencias y resultados de aprendizaje

4.1 Competencias que adquiere el estudiante al cursar la asignatura

CE21A - Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.

CE24A - Capacidad para diseñar sistemas electrónicos analógicos, digitales y de potencia.

CG1 - Conocer y aplicar conocimientos de ciencias y tecnologías básicas a la práctica de la Ingeniería Industrial.

CG10 - Capacidad para generar nuevas ideas (Creatividad).

CG2 - Poseer capacidad para diseñar, desarrollar, implementar, gestionar y mejorar productos, sistemas y procesos en los distintos ámbitos industriales, usando técnicas analíticas, computacionales o experimentales apropiadas.

CG3 - Aplicar los conocimientos adquiridos para identificar, formular y resolver problemas dentro de contextos amplios y multidisciplinarios, siendo capaces de integrar conocimientos, trabajando en equipos multidisciplinarios.

CG5 - Saber comunicar los conocimientos y conclusiones, de forma oral, escrita y gráfica, a públicos especializados y no especializados de un modo claro y sin ambigüedades.

CG6 - Poseer habilidades de aprendizaje que permitan continuar estudiando a lo largo de la vida para su adecuado desarrollo profesional.

CG7 - Incorporar nuevas tecnologías y herramientas de la Ingeniería Industrial en sus actividades profesionales.

4.2 Resultados del aprendizaje al cursar la asignatura

RA21 - Capacidad para analizar y diseñar sistemas empujados basados en microprocesadores y microcontroladores.

RA19 - Capacidad para comprender la arquitectura de un sistema microprocesador.

RA20 - Capacidad para programar en lenguajes de bajo nivel y comprender su relación con los lenguajes de alto nivel.

5. Descripción de la asignatura y temario

5.1 Descripción de la asignatura

La asignatura de Sistemas Microprocesadores pretende aportar las capacidades necesarias para analizar y diseñar sistemas electrónicos basados en el uso de microprocesadores y microcontroladores. La asignatura comienza con el estudio de la arquitectura interna de un microprocesador para posteriormente entrar en la programación en ensamblador y su relación con la programación en alto nivel. Se ven también los procedimientos de entrada salida más comunes así como técnicas de interfaz entre los microprocesadores/microcontroladores y el mundo físico u otros circuitos electrónicos. Por último se finaliza con una introducción al uso de sistemas operativos en tiempo real en los sistemas empujados. La asignatura tiene un fuerte componente práctica y una buena parte del aprendizaje está basada en la programación del control de sistemas realistas a escala.

5.2 Temario de la asignatura

1. Arquitectura de un microprocesador
 - 1.1. Sistema mínimo
 - 1.2. Arquitectura interna de un microprocesador
2. Modelo del programador y juego Instrucciones
 - 2.1. Registros y modos de direccionamiento
 - 2.2. Juego de instrucciones
 - 2.3. Herramientas de desarrollo
3. Métodos y dispositivos de Entrada/Salida
 - 3.1. E/S por bloqueo y consulta periódica
 - 3.2. E/S por interrupciones
4. Técnicas de interfaz en sistemas empotrados
 - 4.1. Temporización
 - 4.2. Comunicación y buses serie
 - 4.3. Conversión A/D y D/A
5. RTOS para sistemas empotrados

6. Cronograma

6.1 Cronograma de la asignatura*

Semana	Actividad Presencial en Aula	Actividad Presencial en Laboratorio	Otra Actividad Presencial	Actividades de Evaluación
1	Introducción (1h). Sistema Mínimo (1h) Duración: 02:00 LM: Actividad del tipo Lección Magistral			
2	Arquitectura Interna (2h) Duración: 02:00 LM: Actividad del tipo Lección Magistral			
3	Arquitectura Interna (2h) Duración: 02:00 LM: Actividad del tipo Lección Magistral			
4	Modelo del programador (2h) Duración: 02:00 LM: Actividad del tipo Lección Magistral			
5	Juego Instrucciones (2h) Duración: 02:00 LM: Actividad del tipo Lección Magistral			
6	Herramientas de desarrollo (1,5h) Duración: 01:30 LM: Actividad del tipo Lección Magistral	Presentación de los posibles trabajos a realizar Duración: 00:30 OT: Otras actividades formativas		
7	Métodos y dispositivos de Entrada/Salida (2h) Duración: 02:00 LM: Actividad del tipo Lección Magistral	Desarrollos mixtos entre ASM y C Duración: 02:00 AC: Actividad del tipo Acciones Cooperativas		
8	Interrupciones Duración: 02:00 LM: Actividad del tipo Lección Magistral	Práctica 2.- Entradas/Salidas. Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
9	Interrupciones Duración: 02:00 LM: Actividad del tipo Lección Magistral	Práctica 3.- Interrupciones Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
10	Temporización Duración: 02:00 LM: Actividad del tipo Lección Magistral			
11	Temporización Duración: 02:00 LM: Actividad del tipo Lección Magistral			
12	Comunicaciones serie Duración: 02:00 LM: Actividad del tipo Lección Magistral			

13	Conversión A/D y D/A Duración: 02:00 LM: Actividad del tipo Lección Magistral	Trabajo en aula 1 Revisión de trabajos Duración: 02:00 AC: Actividad del tipo Acciones Cooperativas		Trabajo práctico TG: Técnica del tipo Trabajo en Grupo Evaluación continua Duración: 02:00
14	RTOS para sistemas embebidos Duración: 00:00 LM: Actividad del tipo Lección Magistral	Trabajo en aula 2 Revisión de trabajos Duración: 02:00 AC: Actividad del tipo Acciones Cooperativas		Trabajo en aula PG: Técnica del tipo Presentación en Grupo Evaluación continua Duración: 02:00
15	Prueba de evaluación continua Duración: 02:00 OT: Otras actividades formativas			Prueba de evaluación continua. El alumno debe contar cómo están hechas las distintas partes del trabajo, y soluciones alternativas. Alguna cuestión práctica (ej, sobre el uso de un temporizador, cómo funciona, etc) EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:00
16				
17				Examen EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Duración: 02:30 Examen EX: Técnica del tipo Examen Escrito Evaluación continua Duración: 02:30

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

7. Actividades y criterios de evaluación

7.1 Actividades de evaluación de la asignatura

7.1.1 Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
13	Trabajo práctico	TG: Técnica del tipo Trabajo en Grupo	Presencial	02:00	25%	5 / 10	CE21A CE24A CG10 CG1 CG2 CG3 CG5 CG7
14	Trabajo en aula	PG: Técnica del tipo Presentación en Grupo	Presencial	02:00	5%	5 / 10	CG10 CG1 CG2 CG3 CG5
15	Prueba de evaluación continua. El alumno debe contar cómo están hechas las distintas partes del trabajo, y soluciones alternativas. Alguna cuestión práctica (ej, sobre el uso de un temporizador, cómo funciona, etc)	EX: Técnica del tipo Examen Escrito	Presencial	02:00	10%	5 / 10	CE21A CE24A CG2 CG3 CG5
17	Examen	EX: Técnica del tipo Examen Escrito	Presencial	02:30	60%	5 / 10	CE21A CE24A CG6 CG10 CG1 CG2 CG3 CG5

7.1.2 Evaluación sólo prueba final

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen	EX: Técnica del tipo Examen Escrito	Presencial	02:30	100%	5 / 10	CE21A CE24A CG6 CG10 CG1 CG2 CG3

								CG5
								CG7

7.1.3 Evaluación convocatoria extraordinaria

No se ha definido la evaluación extraordinaria.

7.2 Criterios de Evaluación

Evaluación continua:

$$\text{Nota} = 0.6 \cdot \text{nota examen} + 0.25 \cdot \text{nota trabajo} + 0.05 \cdot \text{nota trabajo en aula} + 0.1 \cdot \text{nota PEC}$$

Para plicar esta fórmula, tanto el examen como el trabajo deben estar aprobados

Sólo prueba final

Nota = nota examen final

8. Recursos didácticos

8.1 Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Microcontrollers and microcomputers : principles of software and hardware engineering	Bibliografía	Cady, Frederick M.
The microprocessor : a biography	Bibliografía	Malone, Michael S.
Microprocesadores : diseño práctico de sistemas	Bibliografía	Angulo Usategui, José María
Digital Design and Computer Architecture	Bibliografía	David Money Harris & Sarah L. Harris

Apuntes aulaweb	Recursos web	Apuntes de la asignatura
Hojas de características del microcontrolador ATMEga 2560	Recursos web	
Placas con microprocesadores	Equipamiento	
Maquetas de sistemas reales embebidos	Equipamiento	
Ordenadores	Equipamiento	
SW de desarrollo de Atmel	Otros	
Cables depuración Atmel	Equipamiento	