



POLITÉCNICA

INTERNATIONAL
CAMPUS OF
EXCELLENCE

COORDINATION PROCESS OF
LEARNING ACTIVITIES
PR/CL/001



E.T.S. de Ingenieros
Industriales

ANX-PR/CL/001-01

LEARNING GUIDE

SUBJECT

53001535 - Electronic Lab

DEGREE PROGRAMME

05BG - Master Universitario En Electronica Industrial

ACADEMIC YEAR & SEMESTER

2019/20 - Semester 1

Index

Learning guide

1. Description.....	1
2. Faculty.....	1
3. Skills and learning outcomes	2
4. Brief description of the subject and syllabus.....	3
5. Schedule.....	5
6. Activities and assessment criteria.....	7
7. Teaching resources.....	8

1. Description

1.1. Subject details

Name of the subject	53001535 - Electronic Lab
No of credits	6 ECTS
Type	Compulsory
Academic year of the programme	First year
Semester of tuition	Semester 1
Tuition period	September-January
Tuition languages	English
Degree programme	05BG - Master Universitario En Electronica Industrial
Centre	05 - Escuela Tecnica Superior de Ingenieros Industriales
Academic year	2019-20

2. Faculty

2.1. Faculty members with subject teaching role

Name and surname	Office/Room	Email	Tutoring hours *
Miroslav Vasic		miroslav.vasic@upm.es	Sin horario.
Pedro Alou Cervera		pedro.alou@upm.es	Sin horario.
Jorge Portilla Berrueco		jorge.portilla@upm.es	Sin horario.
Yago Torroja Fungairiño (Subject coordinator)		yago.torroja@upm.es	Sin horario.

* The tutoring schedule is indicative and subject to possible changes. Please check tutoring times with the faculty member in charge.

3. Skills and learning outcomes *

3.1. Skills to be learned

CB08 - Que los estudiantes sean capaces de integrar conocimientos y enfrentarse a la complejidad de formular juicios a partir de una información que, siendo incompleta o limitada, incluya reflexiones sobre las responsabilidades sociales y éticas vinculadas a la aplicación de sus conocimientos y juicios

CB09 - Que los estudiantes sepan comunicar sus conclusiones y los conocimientos y razones últimas que las sustentan a públicos especializados y no especializados de un modo claro y sin ambigüedades

CE01 - Comprender, diseñar y analizar sistemas y componentes electrónicos en el ámbito de la electrónica industrial. Modelización y caracterización de sistemas electrónicos complejos.

CE02 - Ser capaz de desarrollar un proyecto de diseño de un sistema electrónico, identificando sus principales retos, en ámbitos de aplicación tales como el aeroespacial, la automoción, la ingeniería médica, las energías renovables o las comunicaciones

CE04 - Utilización de herramientas CAD para la simulación, modelado y diseño de circuitos electrónicos industriales con altas prestaciones y/o restricciones

CE05 - Manejo de instrumentos de medida específicos para el diseño y verificación de sistemas electrónicos industriales

CG07 - Ser capaces de asumir la responsabilidad de su propio desarrollo profesional y de su especialización en uno o más campos de estudio.

CT01 - Uso de la lengua inglesa

3.2. Learning outcomes

RA64 - Conocer las técnicas de simulación, diseño y fabricación de circuitos electrónicos

RA67 - Analizar los resultados y formular posibles mejoras

RA65 - Desarrollar circuitos electrónicos mediante herramientas de diseño y simulación

RA66 - Experimentar y contrastar los circuitos diseñados empleando equipamiento electrónico de medida

* The Learning Guides should reflect the Skills and Learning Outcomes in the same way as indicated in the Degree Verification Memory. For this reason, they have not been translated into English and appear in Spanish.

4. Brief description of the subject and syllabus

4.1. Brief description of the subject

This is a very practical subject where the students, working in teams, must design and implement an electronic circuit covering all the stages of a real project design flow: specifications, electrical and schematic design, physical design, manufacturing, assembly, testing and debugging.

Esta es una asignatura de carácter muy práctico donde los alumnos, trabajando en equipos, deberán realizar un proyecto de circuito electrónico cubriendo todas las etapas de un proyecto real: concepción de la idea, diseño eléctrico, diseño físico, fabricación, montaje, pruebas y depuración.

4.2. Syllabus

1. Introduction: Course objectives (Presentación y objetivos)
2. Component selection (Selección de componentes)
3. Schematics and simulation (Realización de esquemas para simulación)
4. Physical design of a PCB (Diseño de placas de circuito impreso)
5. Practical use of lab instrumentation (Instrumentación de laboratorio)
6. Circuit assembly and debugging (Montaje y depuración)

5. Schedule

5.1. Subject schedule*

Week	Face-to-face classroom activities	Face-to-face laboratory activities	Other face-to-face activities	Assessment activities
1	Introduction: Course objectives Duration: 01:30	Component selection Duration: 01:30		
2		Schematic capture Duration: 03:00		
3		Circuit simulation Duration: 03:00		
4		Working on team project Duration: 03:00		Schematic Design Review Continuous assessment and final examination Duration: 03:00
5		Layout design Duration: 03:00		
6		Working on team project Duration: 03:00		Physical Design Review Continuous assessment and final examination Duration: 03:00
7				
8		Final design check (prepare for fabrication) Duration: 03:00		
9	Lab instrumentation equipment Duration: 03:00			
10		Circuit assembling, testing and debugging Duration: 03:00		
11		Circuit assembling, testing and debugging Duration: 03:00		
12		Circuit assembling, testing and debugging Duration: 03:00		

13		Circuit assembling, testing and debugging Duration: 03:00		
14				Final Project Presentation Continuous assessment and final examination Duration: 03:00
15				
16				
17				

The independent study hours are training activities during which students should spend time on individual study or individual assignments.

Depending on the programme study plan, total values will be calculated according to the ECTS credit unit as 26/27 hours of student face-to-face contact and independent study time.

* The subject schedule is based on a previous theoretical planning of the subject plan and might go through experience some unexpected changes along throughout the academic year.

6. Activities and assessment criteria

6.1. Assessment activities

6.1.1. Continuous assessment

Week	Description	Modality	Type	Duration	Weight	Minimum grade	Evaluated skills
4	Schematic Design Review		Face-to-face	03:00	20%	3 / 10	CB08 CE04 CT01 CE02
6	Physical Design Review		Face-to-face	03:00	20%	3 / 10	CB08 CE04
14	Final Project Presentation		Face-to-face	03:00	60%	5 / 10	CT01 CG07 CE05 CB08 CB09 CE02

6.1.2. Final examination

Week	Description	Modality	Type	Duration	Weight	Minimum grade	Evaluated skills
4	Schematic Design Review		Face-to-face	03:00	20%	3 / 10	CB08 CE04 CT01 CE02
6	Physical Design Review		Face-to-face	03:00	20%	3 / 10	CB08 CE04
14	Final Project Presentation		Face-to-face	03:00	60%	5 / 10	CT01 CG07 CE05 CB08 CB09 CE02

6.1.3. Referred (re-sit) examination

No se ha definido la evaluación extraordinaria.

6.2. Assessment criteria

La evaluación de esta asignatura está basada en la realización del trabajo práctico de diseño, montaje y pruebas. A lo largo de la asignatura, se realizan 3 pruebas o revisiones: diseño eléctrico; diseño físico; y pruebas experimentales. Los alumnos deberán hacer una presentación final recogiendo los principales aspectos del trabajo.

7. Teaching resources

7.1. Teaching resources for the subject

Name	Type	Notes
Moodle repository	Web resource	Course repository