



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros de
Telecomunicacion

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

95000033 - Sistemas Digitales II

PLAN DE ESTUDIOS

09TT - Grado en Ingeniería de Tecnologías y Servicios de Telecomunicacion

CURSO ACADÉMICO Y SEMESTRE

2019/20 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	3
4. Competencias y resultados de aprendizaje.....	4
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	6
7. Actividades y criterios de evaluación.....	9
8. Recursos didácticos.....	11
9. Otra información.....	11

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	95000033 - Sistemas Digitales II
No de créditos	3 ECTS
Carácter	Obligatoria
Curso	Tercero curso
Semestre	Sexto semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	09TT - Grado en Ingeniería de Tecnologías y Servicios de Telecomunicacion
Centro responsable de la titulación	09 - Escuela Tecnica Superior de Ingenieros de Telecomunicacion
Curso académico	2019-20

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Fernando Fernandez Martinez (Coordinador/a)	B-109	fernando.fernandezm@upm.es	M - 16:00 - 19:00 X - 16:00 - 19:00 Hora preferente: M - 16:00 - 19:00h
Jose Manuel Pardo Muñoz	C-224	josmanuel.pardom@upm.es	V - 15:00 - 18:00 Hora preferente: V - 15:00 - 18:00h

Juan Manuel Montero Martinez	B-110	juanmanuel.montero@upm.es	L - 16:00 - 19:00 Hora preferente: L - 16:00 - 19:00h
Ricardo De Cordoba Herralde	B-108	ricardo.cordoba@upm.es	M - 16:00 - 19:00 X - 16:00 - 19:00 Hora preferente: X - 16:00 - 19:00
Alberto Bosca Mojena	C-206	alberto.bosca@upm.es	V - 15:00 - 18:00 Hora preferente: V - 15:00 - 18:00h
Juan Jose Gomez Valverde	C-203	juanjo.gomez@upm.es	J - 16:00 - 19:00 Hora preferente: J - 16:00 - 19:00h
Luis Fernando D'haro Enriquez	B-108	luisfernando.dharo@upm.es	L - 16:00 - 19:00 J - 16:00 - 19:00 Hora preferente: J - 16:00 - 19:00h
Manuel Gil Martin	B-111	manuel.gilmartin@upm.es	M - 16:00 - 19:00 Hora preferente: M - 16:00 - 19:00h
Josue Pagan Ortiz	C-201.B	j.pagan@upm.es	X - 16:00 - 19:00 Hora preferente: X - 16:00 - 19:00h

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

2.2. Personal investigador en formación o similar

Nombre	Correo electrónico	Profesor responsable
Bermejo Pelaez, David	david.bermejo@upm.es	Fernandez Martinez, Fernando
Garcia Delgado, Lara	lara.gdelgado@upm.es	Fernandez Martinez, Fernando
Alfano ., Felicia	felicia.alfano@upm.es	Fernandez Martinez, Fernando

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Electronica Digital
- Circuitos Electronicos
- Sistemas Digitales I

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Conocimientos básicos de la línea de comandos de Linux
- Conocimientos de programación
- Programación en C/C++
- Plataforma de desarrollo software Eclipse

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE-SE4 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones

CE-SE5 - Capacidad de diseñar circuitos de electrónica analógica y digital, de conversión analógico-digital y digital-analógica, de radiofrecuencia, de alimentación y conversión de energía eléctrica para aplicaciones de telecomunicación y computación

CG7 - Trabajo en equipo

CG8 - Comunicación oral y escrita

4.2. Resultados del aprendizaje

RA75 - Capacidad de especificar, implementar, documentar y utilizar equipos y sistemas electrónicos.

RA70 - Conocimientos de dispositivos, circuitos, equipos y sistemas electrónicos.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

El objetivo de la asignatura es el desarrollo de un **sistema electrónico complejo basado en un microcontrolador** partiendo de una **descripción y unas especificaciones básicas**.

El curso está **organizado en sesiones** de laboratorio orientadas a la implementación de un nuevo módulo o una nueva versión del sistema final a implementar.

En particular, cada sesión planteará al alumno la consecución de un **hito** que corresponderá a un cierto **nivel de desarrollo o madurez (funcionalidad)** alcanzado por el prototipo.

Las primeras tres sesiones, en las que se presentarán los conceptos y las herramientas básicas necesarios para el desarrollo del proyecto propuesto, permitirán al alumno conseguir una primera versión simplificada pero completamente funcional del sistema (versión 1.0).

Posteriormente, la consecución de cada nuevo hito, aplicando las herramientas y fundamentos adquiridos, significará la implementación de una nueva versión del prototipo (2.0, 3.0, ...) al que se le irán añadiendo nuevos elementos hardware (pulsadores, displays,...) y software (nuevos eventos y estados, temporización,...) que completarán y mejorarán su funcionalidad.

Durante el transcurso de la asignatura, el alumno hará frente a un caso real de diseño e implementación de un sistema electrónico basado en microcontrolador, empleando para ello los medios disponibles en el laboratorio B-043 y contando con la ayuda de los profesores y colaboradores docentes.

5.2. Temario de la asignatura

1. Sesiones 1, 2 y 3: primera versión mínimamente funcional del sistema
 - 1.1. Familiarización con el laboratorio y las herramientas básicas disponibles
 - 1.2. Implementación en C de la versión 1.0 del sistema
2. Sesión 4: nueva versión del sistema basada en máquinas de estados
3. Sesiones 5, 6, 7 y 8: nueva versión del sistema totalmente funcional con E/S
 - 3.1. Diseño, implementación y verificación del montaje HW de presentación requerido (e.g. leds, displays, DAC, ...)
 - 3.2. Incorporación del HW al sistema, implementación de los mecanismos de temporización necesarios y verificación
 - 3.3. Diseño, implementación y verificación del montaje HW de adquisición y control requerido (e.g. pulsadores, interruptores, ADC, teclados matriciales ...)
 - 3.4. Incorporación del HW al sistema, implementación de los mecanismos de interrupción necesarios y verificación
4. Resto de sesiones: puesta a punto del sistema final e implementación de mejoras de libre disposición

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Otra actividad presencial	Actividades de evaluación
1	Clase teórica de introducción y descripción del proyecto a realizar Duración: 02:00 LM: Actividad del tipo Lección Magistral	Familiarización con el laboratorio y las herramientas básicas disponibles Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
2		Implementación en C de la primera versión mínimamente funcional del sistema Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
3		Implementación en C de la primera versión mínimamente funcional del sistema Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
4		Implementación de nueva versión del sistema basada en máquinas de estados Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
5		Diseño, implementación y verificación del montaje HW de presentación Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
6		Incorporación del HW de presentación al sistema, implementación de los mecanismos de temporización necesarios y verificación Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
7		Diseño, implementación y verificación del HW de adquisición y control Duración: 01:45 PL: Actividad del tipo Prácticas de Laboratorio		Examen individual de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 01:00 Examen oral parcial del diseño EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 00:15

8		Incorporación del HW de adquisición y control al sistema, implementación de los mecanismos de temporización y/o de interrupción necesarios y verificación Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
9		Puesta a punto del sistema final e implementación de mejoras de libre disposición Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
10		Puesta a punto del sistema final e implementación de mejoras de libre disposición Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
11		Puesta a punto del sistema final e implementación de mejoras de libre disposición Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
12		Puesta a punto del sistema final e implementación de mejoras de libre disposición Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
13		Puesta a punto del sistema final e implementación de mejoras de libre disposición Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio		
14				Examen oral del diseño EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 00:15 Examen sobre diseño libre opcional EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 00:15 Examen individual de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua Duración: 01:00
15				
16				
17				Examen final para evaluación no continua EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Duración: 03:00

Las horas de actividades formativas no presenciales son aquellas que el estudiante debe dedicar al estudio o al

trabajo personal.

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
7	Examen individual de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	10%	0 / 10	CE-SE4 CE-SE5
7	Examen oral parcial del diseño	EP: Técnica del tipo Examen de Prácticas	Presencial	00:15	20%	0 / 10	CG8 CE-SE4 CE-SE5 CG7
14	Examen oral del diseño	EP: Técnica del tipo Examen de Prácticas	Presencial	00:15	20%	5 / 10	CE-SE4 CE-SE5 CG7 CG8
14	Examen sobre diseño libre opcional	EP: Técnica del tipo Examen de Prácticas	Presencial	00:15	30%	0 / 10	CG7 CG8 CE-SE4 CE-SE5
14	Examen individual de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	20%	5 / 10	CE-SE4 CE-SE5

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen final para evaluación no continua	EP: Técnica del tipo Examen de Prácticas	Presencial	03:00	100%	5 / 10	CG7 CG8 CE-SE4 CE-SE5

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen oral de diseño	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	30%	5 / 10	CE-SE4 CE-SE5 CG7 CG8
Examen sobre diseño libre opcional	EP: Técnica del tipo Examen de Prácticas	Presencial	00:15	30%	0 / 10	CG7 CG8 CE-SE4 CE-SE5
Examen individual de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	40%	5 / 10	CE-SE4 CE-SE5

7.2. Criterios de evaluación

Los estudiantes serán evaluados, **por defecto, mediante evaluación continua**. Bajo esta modalidad la calificación de la asignatura se realizará del siguiente modo:

- El examen individual parcial (hito intermedio) supone un 10% de la nota final.
- El examen oral parcial supone un 20% de la nota final.
- El examen individual final supone un 20% de la nota final, siendo necesario obtener como mínimo un 5 (sobre 10 puntos) para que se pueda realizar la suma con el resto de pruebas para conformar la nota final.
- El examen oral final del diseño supone un 20% de la nota final, siendo necesario obtener como mínimo un 5 (sobre 10 puntos) para que se pueda realizar la suma con el resto de pruebas para conformar la nota final.
- El examen sobre diseño libre opcional permitirá al estudiante, mediante la evaluación de aquellas mejoras funcionales o montajes alternativos añadidos al prototipo básico a iniciativa del propio estudiante, mejorar su nota final hasta alcanzar la máxima calificación posible. Para que se pueda realizar la suma con el resto de pruebas para conformar la nota final será necesario haber superado tanto el examen individual final como el examen oral final.

El estudiante que desee **renunciar** a la evaluación continua y optar a la **evaluación por prueba final** (formada por una o más actividades de evaluación global de la asignatura), deberá **comunicarlo por escrito a través de una actividad del Moodle de la asignatura antes de la séptima semana del semestre**.

La evaluación comprobará si los estudiantes han adquirido las competencias de la asignatura. Por tanto, **la evaluación mediante prueba final usará los mismos tipos de técnicas evaluativas que se usan en la evaluación continua** (EX, ET, TG, etc.), y se realizarán en las fechas y horas de evaluación final aprobadas por la

Junta de Escuela para el presente curso y semestre, salvo aquellas actividades de evaluación de resultados del aprendizaje de difícil calificación en una prueba final. En este caso, se podrán realizar dichas actividades de evaluación a lo largo del curso.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Aspectos prácticos de diseño y medida en Laboratorios de Electrónica	Bibliografía	Aspectos prácticos de diseño y medida en Laboratorios de Electrónica
Documentación disponible en el Moodle de la asignatura	Recursos web	Documentación del curso: Enunciado de la práctica, documentación, ejemplos, tutoriales, programas de prueba, etc.

9. Otra información

9.1. Otra información sobre la asignatura