



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros
Industriales

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

53001240 - Microelectronica

PLAN DE ESTUDIOS

05AZ - Master Universitario en Ingeniería Industrial

CURSO ACADÉMICO Y SEMESTRE

2020/21 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	3
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	7
8. Recursos didácticos.....	8

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	53001240 - Microelectronica
No de créditos	3 ECTS
Carácter	Optativa
Curso	Segundo curso
Semestre	Tercer semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	05AZ - Master Universitario en Ingeniería Industrial
Centro responsable de la titulación	05 - Escuela Tecnica Superior de Ingenieros Industriales
Curso académico	2020-21

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Jose Andres Otero Marnotes	Electrónica	joseandres.otero@upm.es	M - 09:00 - 10:00
Eduardo De La Torre Arnanz (Coordinador/a)	Electrónica	eduardo.delatorre@upm.es	Sin horario.

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

El plan de estudios Master Universitario en Ingeniería Industrial no tiene definidas asignaturas previas recomendadas para esta asignatura.

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Arquitectura de sistemas digitales
- Sistemas Microprocesadores
- Electrónica Digital

4. Competencias y resultados de aprendizaje

4.1. Competencias

- (a) - APLICA. Habilidad para aplicar conocimientos científicos, matemáticos y tecnológicos en sistemas relacionados con la práctica de la ingeniería.
- (b) - EXPERIMENTA. Habilidad para diseñar y realizar experimentos así como analizar e interpretar datos.
- (c) - DISEÑA. Habilidad para diseñar un sistema, componente o proceso que alcance los requisitos deseados teniendo en cuenta restricciones realistas tales como las económicas, medioambientales, sociales, políticas, éticas, de salud y seguridad, de fabricación y de sostenibilidad.
- (d) - TRABAJA EN EQUIPO. Habilidad para trabajar en equipos multidisciplinares.
- (e) - RESUELVE. Habilidad para identificar, formular y resolver problemas de ingeniería.

(g) - COMUNICA. Habilidad para comunicar eficazmente.

(k) - USA HERRAMIENTAS. Habilidad para usar las técnicas, destrezas y herramientas ingenieriles modernas necesarias para la práctica de la ingeniería.

(n) - IDEA. Creatividad

4.2. Resultados del aprendizaje

RA121 - Organiza la información.

RA123 - Utiliza los recursos gráficos y los medios necesarios para comunicar de forma efectiva la información.

RA77 - Desarrollo de múltiples soluciones a un problema

RA125 - Utiliza correctamente técnicas de comunicación oral.

RA24 - Capacidad de analizar y diseñar filtros digitales

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

This subject has a twofold purpose: on one side, it addresses microelectronic and technological issues, including microelectronic design techniques. On the other side, it also addresses the field of reconfigurable systems, ranging from basic techniques based on FPGA technology to complex ones that address self-adaptive self-repairing self-aware systems that make use of reconfiguration techniques as the underlying technology for adaptation in the context of adaptive intelligent cyber physical systems.

5.2. Temario de la asignatura

1. Introducción / Introduction
 - 1.1. Presentación de la asignatura /Subject presentation
 - 1.2. Historia de la (micro)electrónica / History of microelectronics
 - 1.3. Evolución de la tecnología / Technology evolution
 - 1.4. Retos de la microelectrónica / Main challenges of microelectronic design
2. Tecnología microelectrónica / Microelectronic technology
 - 2.1. Tecnología CMOS / CMOS Technology
 - 2.2. Diseño de circuitos lógicos con transistores CMOS / Design of logic circuits with CMOS technology
 - 2.3. Proceso de fabricación de circuitos integrados / Manufacturing process
 - 2.4. Diseño físico (layout) / Physical design /layout
 - 2.5. Test de sistemas digitales / Digital systems test
3. Técnicas de diseño / Design Techniques
 - 3.1. Alternativas de implementación / Implementation alternatives
 - 3.2. Metodologías de diseño / Design Methods
 - 3.3. Arquitecturas de procesamiento de datos / Data processing Architectures
4. Reconfigurable systems
 - 4.1. Introducción a las técnicas de reconfiguración / Introduction to reconfiguration technologies
 - 4.2. Arquitectura interna de FPGAs y métodos de reconfiguración / FPGA Internal Architecture and Reconfiguration methods
 - 4.3. Arquitecturas virtuales y herramientas / Virtual Architectures and Tools for reconfiguration
 - 4.4. Diseño de sistemas reconfigurables con herramientas comerciales / Design of reconfigurable systems with commercial flows
5. Aplicaciones de computación reconfigurable / Reconfigurable computing applications
 - 5.1. HW adaptativo y evolutivo / Adaptive and evolvable HW
 - 5.2. Computación reconfigurable y aceleración HW / Reconfigurable computing and HW acceleration
 - 5.3. Otras aplicaciones del cómputo reconfigurable / Other applications of reconfigurable systems

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Tele-enseñanza	Actividades de evaluación
1			Presentación asignatura e Introducción / Subject presentation and Introduction Duración: 02:00 LM: Actividad del tipo Lección Magistral	
2			Introduction / Introducción Duración: 02:00 LM: Actividad del tipo Lección Magistral	
3			Tecnología CMOS / CMOS Technology Duración: 02:00 LM: Actividad del tipo Lección Magistral	
4		Diseño físico (layout) / Layout physical design Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
5				Physical Design (layout and simulation) TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 02:00
6			Técnicas de diseño / Design Techniques Duración: 02:00 LM: Actividad del tipo Lección Magistral	
7			Técnicas de diseño / Design Techniques II Duración: 02:00 LM: Actividad del tipo Lección Magistral	
8			Introduction to reconfigurable systems. Duración: 02:00 LM: Actividad del tipo Lección Magistral	
9			FPGA internal architecture and types of reconfiguration Duración: 02:00 LM: Actividad del tipo Lección Magistral	
10		Design of reconfigurable systems using commercial tools Duración: 00:00 PL: Actividad del tipo Prácticas de Laboratorio		
11			Virtual architectures and tools for reconfiguration Duración: 02:00 LM: Actividad del tipo Lección Magistral	

12			Adaptive and evolvable HW Duración: 02:00 PR: Actividad del tipo Clase de Problemas	
13			HW Acceleration Duración: 03:00 PL: Actividad del tipo Prácticas de Laboratorio	
14		The future of reconfigurable computing. Evolvable and adaptable solutions Duración: 02:00 PR: Actividad del tipo Clase de Problemas		
15				
16				
17				Examen final de la asignatura EX: Técnica del tipo Examen Escrito Evaluación continua No presencial Duración: 04:00 TI: Técnica del tipo Trabajo Individual Evaluación continua No presencial Duración: 05:00 Exámen final /Final Exam EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final No presencial Duración: 00:00

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
5	Physical Design (layout and simulation)	TG: Técnica del tipo Trabajo en Grupo	No Presencial	02:00	5%	5 / 10	(b) (a) (k)
17	Examen final de la asignatura	EX: Técnica del tipo Examen Escrito	No Presencial	04:00	50%	4 / 10	(b) (g) (a) (n) (d) (e)
17		TI: Técnica del tipo Trabajo Individual	No Presencial	05:00	45%	/ 10	

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Exámen final /Final Exam	EX: Técnica del tipo Examen Escrito	No Presencial	00:00	100%	5 / 10	

7.1.3. Evaluación convocatoria extraordinaria

No se ha definido la evaluación extraordinaria.

7.2. Criterios de evaluación

Las actividades de evaluación continua se evaluarán en función del rigor y los resultados obtenidos por los alumnos y servirá para que los alumnos vayan estudiando y profundicen en los temas tratados. El examen se realizará en modo cuestionario, y los alumnos podrán hacerlo en casa aunque se pide que se realice de manera individual.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Transparencias de clase	Otros	Se pondrán a disposición del alumno al principio del curso
Digital Integrated Circuits, by Jan M. Rabaey, Anantha Chandrakasan, Borivoje Nikolic	Bibliografía	algunos de los temas se basan en este libro que es una referencia esencial en el estudio de la microelectrónica
Microelectrónica: circuitos y sistemas. Félix Moreno y Teresa Riesgo	Bibliografía	Un libro práctico para estudiar algunos temas
artículos técnicos (IEEE, ACM, ITRS)	Bibliografía	Artículos de algunos temas seleccionados