



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingenieros
Informaticos

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

105000062 - Técnicas de Computación Científica

PLAN DE ESTUDIOS

10II - Grado en Ingeniería Informática

CURSO ACADÉMICO Y SEMESTRE

2020/21 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	8
8. Recursos didácticos.....	11
9. Otra información.....	12

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	105000062 - Técnicas de Computación Científica
No de créditos	3 ECTS
Carácter	Optativa
Curso	Cuarto curso
Semestre	Séptimo semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	10II - Grado en Ingeniería Informática
Centro responsable de la titulación	10 - Escuela Técnica Superior de Ingenieros Informáticos
Curso académico	2020-21

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Esther Dopazo Gonzalez		esther.dopazo@upm.es	Sin horario.
Vicente Martin Ayuso (Coordinador/a)	5210	vicente.martin@upm.es	Sin horario.

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

2.3. Profesorado externo

Nombre	Correo electrónico	Centro de procedencia
Juan Pedro Brito	juanpedro.brito@upm.es	Center for Computational Simulation

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

El plan de estudios Grado en Ingeniería Informática no tiene definidas asignaturas previas recomendadas para esta asignatura.

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Algorítmica numérica
- Lenguajes de ordenador
- Arquitecturas de ordenador

4. Competencias y resultados de aprendizaje

4.1. Competencias

CG-2/CE45 - Capacidad para el aprendizaje autónomo y la actualización de conocimientos, y reconocimiento de su necesidad en el área de la informática.

Ce 12/16 - Conocer los campos de aplicación de la informática, y tener una apreciación de la necesidad de poseer unos conocimientos técnicos profundos en ciertas áreas de aplicación; apreciación del grado de esta necesidad en, por lo menos, una situación.

Ce 13/18 - Comprender lo que pueden y no pueden conseguir las tecnologías actuales, y las limitaciones de la informática, que implica distinguir entre lo que, inherentemente, la informática no es capaz de hacer y lo que puede lograrse a través de la ciencia y la tecnología futuras.

Ce 14/15 - Conocer el software, el hardware y las aplicaciones existentes en el mercado, así como el uso de sus elementos, y capacidad para familiarizarse con nuevas aplicaciones informáticas.

4.2. Resultados del aprendizaje

RA279 - Explicar cuales son los limites y fronteras de los fundamentos científicos de la informática, y la base de las nuevas tendencias y desarrollos y de los temas avanzados y su posible aplicación. Tanto para el Prácticum como para la Movilidad Internacional:

RA470 - Usar ordenadores de alto rendimiento para ejecutar aplicaciones en ciencia e ingeniería.

RA278 - Desarrollar la solución matemática y algorítmica mas apropiada a un problema informático que requiera un tratamiento especialmente complejo, analizando y exponiendo su viabilidad.

RA276 - Dado un campo de aplicación de la informática, evaluar y diseñar el sistema informático más apropiado para resolver alguno de sus problemas, exponiendo las dificultades técnicas y los limites de la aplicación.

RA468 - Conocer las implicaciones de rendimiento que conlleva la implementación en máquina de los algoritmos.

RA469 - Diseñar e implementar programas que usen de manera eficiente los recursos computacionales de los ordenadores, secuenciales, paralelos o con arquitecturas especializadas..

RA471 - Diseñar e implementar una aplicación paralela para resolver un problema real.

RA277 - Dado un problema real elegir la tecnología informática existente en el mercado mas apropiada para su solución y diseñar su desarrollo e integración, analizando la viabilidad de su solución, lo que se puede y no se puede conseguir a través del estado actual de desarrollo de la tecnología usada, y lo que se espera que avance en el futuro.

RA472 - Comprender y evaluar las distintas técnicas que influyen en el uso eficiente de un ordenador, secuencial y paralelo.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

Este curso pretende mostrar al estudiante de informática las técnicas computacionales básicas con un mayor impacto en el área de la computación científica. El objetivo es que sea capaz, bien de integrarse en un grupo de trabajo ocupado en resolver este tipo de problemas o bien de asesorar sobre el uso óptimo de la informática en este campo. El énfasis se pone en dos áreas, por un lado las técnicas que permiten extraer el máximo rendimiento de arquitecturas secuenciales y por otro la explotación de arquitecturas paralelas. Adicionalmente se tratan temas de benchmarking, uso de arquitecturas especializadas (GPUs, MICs) y creación de aplicaciones para la presentación y exploración de las -típicamente enormes- cantidades de datos generadas por los programas de cálculo masivo usuales en este campo. En la medida que sea posible, se traerán profesores y personal especializado para impartir seminarios. La asignatura tiene un carácter práctico y, aproximadamente, la mitad de las clases se hacen en aula informática donde usaremos el cluster Triqui. También usaremos Magerit, el superordenador del CeSViMa.

5.2. Temario de la asignatura

1. Optimización en arquitecturas secuenciales.
2. Introducción al paralelismo y arquitecturas paralelas
3. Programación paralela.

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Tele-enseñanza	Actividades de evaluación
1	Tema 1. Introduccion. Arquitecturas secuenciales. Perfilado y uso eficiente de la jerarquia de memoria. Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 1. Introduccion. Arquitecturas secuenciales. Perfilado y uso eficiente de la jerarquia de memoria. Duración: 02:00 LM: Actividad del tipo Lección Magistral	
2		Tema 1. Arquitecturas secuenciales. Perfilado y uso eficiente de la jerarquia de memoria. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 1. Arquitecturas secuenciales. Perfilado y uso eficiente de la jerarquia de memoria. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
3	Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 LM: Actividad del tipo Lección Magistral	
4		Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio	Definición del Proyecto 1: Discusión. Duración: 01:00 OT: Otras actividades formativas Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio	
5	Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 LM: Actividad del tipo Lección Magistral	
6		Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 1. Optimización en la CPU librerías optimizadas, Benchmarking Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
7	Tema 2. Paralelismo y arquitecturas paralelas Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 2. Paralelismo y arquitecturas paralelas Duración: 02:00 LM: Actividad del tipo Lección Magistral	
8		Tema 2. Paralelismo y arquitecturas paralelas Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 2. Paralelismo y arquitecturas paralelas Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Entregable Tema1: Definición y esquema breve del trabajo a realizar. TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00

9	Tema 3. Programación paralela. HPF, OpenMP, OpenACC. Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 3. Programación paralela. HPF, OpenMP, OpenACC. Duración: 02:00 LM: Actividad del tipo Lección Magistral	
10		Tema 3. Programación paralela. HPF, OpenMP, OpenACC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 3. Programación paralela. HPF, OpenMP, OpenACC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
11	Tema 3. Programación paralela. OpenMP, OpenACC. Duración: 01:00 LM: Actividad del tipo Lección Magistral		Definición del Proyecto 2: Discusión. Duración: 01:00 OT: Otras actividades formativas Tema 3. Programación paralela. OpenMP, OpenACC. Duración: 01:00 LM: Actividad del tipo Lección Magistral	
12		Tema 3. Programación paralela. OpenMP, OpenACC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 3. Programación paralela. OpenMP, OpenACC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
13	Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 LM: Actividad del tipo Lección Magistral		Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 LM: Actividad del tipo Lección Magistral	Entregable Tema 2: Definición y esquema breve del trabajo a realizar. TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00
14		Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
15		Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Tema 3. Programación paralela. MPI, UPC. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	
16				Examen Final - Prácticas EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Presencial Duración: 01:30 Examen Final - Teoría EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Presencial Duración: 01:00 Entregable Tema 1: Memoria final TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00 Entregable Tema 2: Memoria final TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00

17				
----	--	--	--	--

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
8	Entregable Tema1: Definición y esquema breve del trabajo a realizar.	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	10%	0 / 10	CG-2/CE45 Ce 12/16 Ce 14/15
13	Entregable Tema 2: Definición y esquema breve del trabajo a realizar.	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	10%	0 / 10	CG-2/CE45 Ce 12/16 Ce 14/15
16	Entregable Tema 1: Memoria final	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	40%	3 / 10	CG-2/CE45 Ce 12/16 Ce 14/15
16	Entregable Tema 2: Memoria final	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	40%	3 / 10	CG-2/CE45 Ce 12/16 Ce 14/15

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
16	Examen Final - Prácticas	EP: Técnica del tipo Examen de Prácticas	Presencial	01:30	50%	5 / 10	CG-2/CE45 Ce 12/16 Ce 14/15
16	Examen Final - Teoría	EX: Técnica del tipo Examen Escrito	Presencial	01:00	50%	5 / 10	CG-2/CE45 Ce 12/16 Ce 14/15

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen Final - Teoría	EX: Técnica del tipo Examen Escrito	Presencial	01:00	50%	5 / 10	CG-2/CE45 Ce 12/16 Ce 13/18 Ce 14/15
Examen Final - Prácticas	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	50%	5 / 10	CG-2/CE45 Ce 12/16 Ce 13/18 Ce 14/15

7.2. Criterios de evaluación

El método de evaluación normal de la asignatura es el de evaluación continua. Conforme a la normativa UPM, se admite también el método de evaluación única para aquellos alumnos que así lo deseen. Para ello, deberán solicitarlo por escrito al coordinador de la asignatura, como es habitual, en un plazo no superior a 30 días tras el inicio de las clases.

Evaluación continua:

Para poder ser evaluado de manera continua se requiere una asistencia mínima del 60% a las actividades presenciales (clases teóricas, prácticas y seminarios) de la asignatura. En las ocasiones que haya que recurrir a actividades de Tele-enseñanza, se podrá solicitar que el estudiante haga un breve test sobre el material explicado en esa clase o, en el caso de clases prácticas, suba a moodle un documento con un log de lo realizado. Estos servirán como prueba equivalente a la asistencia en el caso presencial. Dado el carácter práctico de la asignatura, donde aproximadamente la mitad de las clases son prácticas, se valora más la asistencia a las clases prácticas que a las teóricas.

La calificación se obtendrá mediante pruebas orales, trabajos/proyectos e informes/memorias de los trabajos prácticos.

Las pruebas se organizan entorno a dos proyectos, correspondientes a cada uno de los dos grandes temas: arquitecturas secuenciales y arquitecturas paralelas. Ambos proyectos tienen el mismo peso. Previamente a cada proyecto habrá una fase de definición del mismo en el que se discutirá el trabajo a realizar. La fase de definición, que debe ser realizada en las fechas establecidas (Semanas 8 y 14) o, a petición del estudiante, en

fechas anteriores, consiste en un escrito (de aproximadamente una o dos páginas de extensión) donde se especifica el tema, su objetivo y la razón por la que se propone. Los dos temas propuestos, que pueden ser realizados por grupos de dos personas, tendrán que ser desarrollados y constituirán la entrega a realizar a final del curso. La fecha límite de entrega coincidirá, en general, con la fecha del examen oficial de la asignatura para los estudiantes de evaluación única, no continua, que Jefatura de estudios publica anualmente. Lógicamente, la entrega de cada memoria también se puede realizar con anterioridad, una vez se haya pasado la fase de definición de las mismas. También se puede evaluar la asignatura a través de la realización y extensión de los ejercicios realizados en la clases prácticas. En este caso el trabajo debe ser personal, no admitiéndose grupos y también hay que entregar dos memorias (una para la parte secuencia y otra para la paralela) explicando las soluciones a los ejercicios. En los casos en que se considere necesario o si así lo solicitase el estudiante, se podrán presentar los trabajos oralmente. En general, esto no eximirá de la entrega de las correspondientes memorias escritas. El uso del superordenador de la Universidad (Magerit) se evaluará positivamente en la nota final.

Evaluación única: Acorde a la normativa de exámenes (artículo 20.2) de la universidad, se permite una evaluación única, no continua, para aquellos alumnos que así lo soliciten. Los alumnos que lo deseen deberán solicitarlo por escrito al coordinador de la asignatura en un plazo no superior a 30 días tras el inicio de las clases.

Esta evaluación consistirá en un examen de teoría y otro práctico con la implementación de algoritmos y la solución de problemas propuestos. Se realizará en las fechas establecidas por jefatura de estudios. Se deben aprobar ambos exámenes para aprobar la asignatura.

Del mismo modo, acorde a la normativa de la universidad, se establece el **Examen Extraordinario de Julio:** una convocatoria extraordinaria que consiste igualmente en un examen de teoría y otro práctico. Se deben aprobar ambos exámenes para aprobar la asignatura. Se realizará en las fechas establecidas por jefatura de estudios.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
High Performance Cluster Computing. R. Buyya. Ed. Prentice Hall. 1999	Bibliografía	
Cluster Computing White Paper. M. Baker, et al. 2001.	Bibliografía	
Using MPI, Portable Parallel Programming with the Message Passing Interface. W. Gropp, E. Lusk, A. Skjellum. Ed. MIT Press. 1999	Bibliografía	
Message Passing Interface Forum http://www.mpi-forum.org/	Recursos web	
UPC: Distributed Shared Memory Programming. T. El-Ghazawi et al. Wiley Series on Parallel and Distributed Computing, Wiley Interscience. 2005	Bibliografía	
Berkeley Unified Parallel C (UPC) Project. http://upc.lbl.gov	Recursos web	
Parallel Programming in OpenMP. R. Chandra et al. Ed. Morgan Kaufmann, 2001	Bibliografía	
OpenMP Forum http://openmp.org/	Recursos web	
OpenACC standard http://www.openacc-standard.org/	Bibliografía	
The Green Grid: http://www.thegreengrid.org	Recursos web	

Triqui: Cluster de 4 nodos con 8 cores cada uno. Linux.	Equipamiento	
Magerit: superordenador	Equipamiento	Superordenador con 2720 cores Intel Xeon. Ver www.cesvima.upm.es
http://www.personal.fi.upm.es/~vicente/tcc/tcc.html	Recursos web	Página web de la asignatura del plan anterior que generó esta. Contiene transparencias e información antiguas pero que pueden servir a título informativo. La documentación nueva se proporciona via Moodle.
https://www.hpcwire.com/	Recursos web	HPCWire es una revista en web sobre el mundo de HPC. Permite ver cual es el estado de la técnica y, a veces, tiene artículos que son interesantes para el curso.

9. Otra información

9.1. Otra información sobre la asignatura

Para poder acceder al superordenador Magerit, el estudiante deberá firmar la solicitud de cuentas en CeSViMa, lo que supone la aceptación de las condiciones de acceso y código de uso razonable requerido por el Centro.

Ver www.cesvima.upm.es para una descripción del superordenador y documentación sobre su uso.