



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería
Aeronáutica y del Espacio

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

145005303 - Tratamiento Digital de la Información

PLAN DE ESTUDIOS

14IA - Grado en Ingeniería Aeroespacial

CURSO ACADÉMICO Y SEMESTRE

2020/21 - Primer semestre

Índice

Guía de Aprendizaje

| | |
|--|----|
| 1. Datos descriptivos..... | 1 |
| 2. Profesorado..... | 1 |
| 3. Conocimientos previos recomendados..... | 2 |
| 4. Competencias y resultados de aprendizaje..... | 2 |
| 5. Descripción de la asignatura y temario..... | 3 |
| 6. Cronograma..... | 5 |
| 7. Actividades y criterios de evaluación..... | 7 |
| 8. Recursos didácticos..... | 9 |
| 9. Otra información..... | 10 |

1. Datos descriptivos

1.1. Datos de la asignatura

| | |
|--|---|
| Nombre de la asignatura | 145005303 - Tratamiento Digital de la Información |
| No de créditos | 4.5 ECTS |
| Carácter | Obligatoria |
| Curso | Tercero curso |
| Semestre | Quinto semestre |
| Período de impartición | Septiembre-Enero |
| Idioma de impartición | Castellano |
| Titulación | 14IA - Grado en Ingeniería Aeroespacial |
| Centro responsable de la titulación | 14 - Escuela Técnica Superior de Ingeniería Aeronáutica y del Espacio |
| Curso académico | 2020-21 |

2. Profesorado

2.1. Profesorado implicado en la docencia

| Nombre | Despacho | Correo electrónico | Horario de tutorías * |
|--|-----------------|---------------------------|---|
| Jose Felix Alonso Alarcon (Coordinador/a) | | josefelix.alonso@upm.es | L - 10:30 - 12:30 M - 09:30 - 11:30 J - 10:30 - 12:30 |

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

El plan de estudios Grado en Ingeniería Aeroespacial no tiene definidas asignaturas previas recomendadas para esta asignatura.

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Ninguno

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE71 - Conocimiento aplicado de: Transmisores y receptores; Líneas de transmisión y sistemas radiantes de señales para la navegación aérea; Sistemas de navegación; Instalaciones eléctricas en el sector tierra y sector aire; Mecánica del Vuelo; Cartografía; Cosmografía; Meteorología; Distribución, gestión y economía del transporte aéreo.

CG3 - Capacidad para identificar y resolver problemas aplicando, con creatividad, los conocimientos adquiridos

CG6 - Uso de las Tecnologías de la Información y de las Comunicaciones

CG9 - Razonamiento crítico y capacidad de asociación que posibiliten el aprendizaje continuo

4.2. Resultados del aprendizaje

RA121 - Conocimiento, aplicación, análisis y síntesis de sistemas basados en microprocesador o microcontrolador y sus lenguajes de bajo nivel.

RA120 - Comprensión, aplicación, análisis y síntesis de circuitos electrónicos digitales combinacionales y secuenciales.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

Breve descripción de la asignatura:

Esta asignatura está dividida en tres bloques principales:

- Álgebra binaria y lógica combinacional.
- Lógica secuencial.
- Microprocesadores y microcontroladores.

5.2. Temario de la asignatura

1. Tema 1

1.1. Generalidades, cambios de base. Sistema binario, códigos binarios. Bases octal y hexadecimal. Códigos alfanuméricos.

1.2. Operaciones básicas del álgebra de Boole, propiedades y teoremas. Puertas lógicas. Funciones lógicas, formas canónicas. Tabla de verdad de una función lógica. Minimización de funciones con mapas de Karnaugh.

2. Tema 2: 2.1. Tipos de lógica en función de la tensión, familias lógicas. 2.2. Parámetros de una puerta lógica. Familia TTL, puerta básica. Tipos de circuitos digitales.

3. Tema 3

3.1. Sistemas combinacionales. Circuitos en MSI: Multiplexores, Demultiplexores, Codificadores, Decodificadores, Comparadores, Sumadores, ALU's, Generadores y Detectores de Paridad.

3.2. Sistemas secuenciales. Bistables SR, JK, D y T. Entradas síncronas y asíncronas. Tablas de transición. Sistemas en MSI: Registros, Contadores, Máquinas de estados. Aplicación en Lógica cableada. Lógica programable.

4. Tema 4

4.1. Memorias, clasificación y tipos. Estructura interna. Direccionamiento, ampliación de la capacidad, mapas de memoria.

4.2. Conversores A/D y D/A. Tipos y estructura interna.

4.3. Historia y evolución de los microprocesadores. Estructura interna. Buses de conexión. Modos de funcionamiento, excepciones e interrupciones. El MC68000, estructura interna, señales de entrada y salida.

5. Tema 5: 5.1. Microcontroladores, estructura interna. Ventajas/desventajas respecto de sistemas basados en microprocesador.

6. Tema 6: 6.1. Lenguaje ensamblador & código máquina, nemónicos del MC68000. Estructura de un programa realizado en ensamblador. Tratamiento de las excepciones. Assembler y Linker. 6.2. Algoritmos, lenguajes de alto nivel, lenguaje C++.

6. Cronograma

6.1. Cronograma de la asignatura *

| Sem | Actividad presencial en aula | Actividad presencial en laboratorio | Tele-enseñanza | Actividades de evaluación |
|-----|------------------------------|---|--|--|
| 1 | | | Tema 1 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 2 | | | Tema 1 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 3 | | | Tema 1 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 4 | | | Tema 1 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 5 | | | Tema 2 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 6 | | | Tema 2 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 7 | | | Tema 3 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 8 | | Realización de práctica de lógica combinacional (Si la situación provocada por COVID-19 lo permite). Realización de práctica simulada en caso contrario. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio | Tema 3 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 9 | | | Tema 3 Duración: 03:00 LM: Actividad del tipo Lección Magistral | Entrega informe práctica circuitos combinacionales. TI: Técnica del tipo Trabajo Individual Evaluación continua No presencial Duración: 00:00 |
| 10 | | | Tema 3 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 11 | | | Tema 4 Duración: 03:00 LM: Actividad del tipo Lección Magistral | Parcial hasta tema 3. EX: Técnica del tipo Examen Escrito Evaluación continua No presencial Duración: 02:00 |

| | | | | |
|----|--|--|--|---|
| 12 | | | Tema 4 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 13 | | Realización práctica programación MC68000 o Arduino (si la situación provocada por COVID-19 lo permite). Realización de programas y simulación MC68000 o Arduino en caso contrario. Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio | Tema 5 Duración: 03:00 LM: Actividad del tipo Lección Magistral | |
| 14 | | | Tema 6 Duración: 03:00 LM: Actividad del tipo Lección Magistral | Entrega informe práctica programación MC68000 o Arduino. PI: Técnica del tipo Presentación Individual Evaluación continua No presencial Duración: 00:00 |
| 15 | | | | |
| 16 | | | | 2º Parcial (coincidente en fecha con el Examen Final) EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 02:30 Examen final ordinario y extraordinario EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Presencial Duración: 02:30 |
| 17 | | | | |

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

| Sem. | Descripción | Modalidad | Tipo | Duración | Peso en la nota | Nota mínima | Competencias evaluadas |
|------|--|--|---------------|----------|-----------------|-------------|---------------------------|
| 9 | Entrega informe práctica circuitos combinacionales. | TI: Técnica del tipo Trabajo Individual | No Presencial | 00:00 | 7.5% | 5 / 10 | CG3 CG6 CG9 |
| 11 | Parcial hasta tema 3. | EX: Técnica del tipo Examen Escrito | No Presencial | 02:00 | 42.5% | 3 / 10 | CG3 CG6 CG9 |
| 14 | Entrega informe práctica programación MC68000 o Arduino. | PI: Técnica del tipo Presentación Individual | No Presencial | 00:00 | 7.5% | 5 / 10 | CG3 CG6 |
| 16 | 2º Parcial (coincidente en fecha con el Examen Final) | EX: Técnica del tipo Examen Escrito | Presencial | 02:30 | 42.5% | 3 / 10 | CG3 CG6 CG9 CE71 |

7.1.2. Evaluación sólo prueba final

| Sem | Descripción | Modalidad | Tipo | Duración | Peso en la nota | Nota mínima | Competencias evaluadas |
|-----|---|-------------------------------------|------------|----------|-----------------|-------------|---------------------------|
| 16 | Examen final ordinario y extraordinario | EX: Técnica del tipo Examen Escrito | Presencial | 02:30 | 100% | 5 / 10 | CG6 CG9 CE71 CG3 |

7.1.3. Evaluación convocatoria extraordinaria

No se ha definido la evaluación extraordinaria.

7.2. Criterios de evaluación

Existirán dos modelos de evaluación, siendo el/la alumno/a el/la que opte por uno u otro a comienzo de curso:

Evaluación continua. Los conocimientos se evaluarán mediante:

- 2 exámenes parciales (peso del 85% en la nota final).
- Prácticas de laboratorio (peso del 15% en la nota final: 7.5% + 7.5%).
- Las prácticas de la asignatura serán obligatorias, no obteniéndose calificación final si no se han realizado las prácticas. Si un alumno no realiza las prácticas deberá realizar un trabajo práctico individual.

Evaluación no continua. Los conocimientos se evaluarán mediante:

- Examen final teórico ordinario y extraordinario (peso del 100% en la nota final).
- Prácticas (Haber realizado la PA práctica de aprendizaje en el curso académico del examen final al que se presenta).

Tanto los exámenes parciales como finales estarán compuestos de:

- Parte teórica (preguntas cortas).
- Parte práctica (ejercicios y problemas).

En los informes obligatorios que el alumno entregará se evaluará:

- La presentación y claridad en la redacción.
- La claridad a la hora de realizar captura de esquemas o diagramas de bloques.
- El correcto valor de los resultados.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

| Nombre | Tipo | Observaciones |
|---|--------------|---|
| Apuntes de TDI | Otros | Apuntes a disposición en la Sección de Publicaciones |
| Victor P. Nelson ?Análisis y diseño de Circuitos Lógicos Digitales? | Bibliografía | |
| T.L. Floyd ?Fundamentos de Sistemas Digitales | Bibliografía | |
| MC68000. 8-/16-/32-BIT Microprocessors User?s Manual. Motorola. | Bibliografía | |
| 8-bit Microcontroller with 4/8/16/32K Bytes In-System Programmable Flash. ATMEL Datasheets. | Bibliografía | |
| Laboratorio | Equipamiento | En el laboratorio los alumnos dispondrán del material e instrumentos necesarios para realizar las prácticas programadas de la asignatura. |

| | | |
|---------------------------------|--------------|--|
| Espacio Moodle de la asignatura | Recursos web | |
|---------------------------------|--------------|--|

9. Otra información

9.1. Otra información sobre la asignatura

CONOCIMIENTOS PREVIOS NECESARIOS para seguir con normalidad la ASIGNATURA.

Asignaturas superadas: Electrónica y Automática.

Otros requisitos:

-Capacidad para la resolución de problemas.

-Capacidad de análisis y síntesis.

-Conocimientos suficientes del programa cursado en la asignatura de electrónica y automática de segundo curso.