



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas
de Telecomunicación

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

595300028 - Sistemas Basados en Microprocesador

PLAN DE ESTUDIOS

59ET - Doble Grado en Ing.electrónica de Comunicaciones y en Ing.telemática

CURSO ACADÉMICO Y SEMESTRE

2020/21 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	8
8. Recursos didácticos.....	11
9. Otra información.....	12

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	595300028 - Sistemas Basados en Microprocesador
No de créditos	6 ECTS
Carácter	Obligatoria
Curso	Cuarto curso
Semestre	Séptimo semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	59ET - Doble Grado en Ing.electronica de Comunicaciones y en Ing.telematica
Centro responsable de la titulación	59 - Escuela Tecnica Superior de Ingenieria y Sistemas de Telecomunicacion
Curso académico	2020-21

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Julian Nieto Valhondo (Coordinador/a)	A4203	julian.nieto.valhondo@upm.es	Sin horario.
Eduardo Barrera Lopez De Turiso	A4203	eduardo.barrera@upm.es	Sin horario.

Mariano Ruiz Gonzalez	A4206	mariano.ruiz@upm.es	Sin horario.
-----------------------	-------	---------------------	--------------

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Programacion I
- Programacion Ii
- Microprocesadores

3.2. Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Doble Grado en Ing.electronica de Comunicaciones y en Ing.telematica no tiene definidos otros conocimientos previos para esta asignatura.

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE EC04 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones.

CE EC07 - Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.

CE EC08 - Capacidad para especificar y utilizar instrumentación electrónica y sistemas de medida.

CE EC10 - Capacidad para realizar proyectos en el ámbito de las tecnologías específicas de la Ingeniería de Telecomunicación, de naturaleza profesional en que se sintetizen e integren las competencias adquiridas en las enseñanzas.

CE TEL10 - Capacidad de análisis y diseño de circuitos combinatoriales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.

CG 03 - Capacidad para expresarse correctamente de forma oral y escrita y transmitir información mediante documentos y exposiciones en público.

CG 04 - Capacidad de abstracción, de análisis y de síntesis y de resolución de problemas.

CG 05 - Capacidad de trabajo en equipo y en entornos multidisciplinares.

CG 08 - Capacidad de organización, planificación y de toma de decisiones.

CG 11 - Habilidades para la utilización de las Tecnologías de la Información y las Comunicaciones.

4.2. Resultados del aprendizaje

RA466 - Manejar instrumentación electrónica específica para el desarrollo de sistemas basados en microprocesador

RA473 - Conectar un periférico a un microcontrolador utilizando interfaces basadas en protocolos estándar

RA471 - Interpretar las especificaciones de funcionamiento de un sistema basado en microcontrolador de mediana complejidad

RA476 - Analizar la arquitectura software y hardware de sistemas basados en microcontrolador de mediana complejidad

RA468 - Establecer y gestionar las comunicaciones entre dos sistemas utilizando diferentes interfaces

RA469 - Desarrollo de aplicaciones en grupos de trabajo

RA477 - Manejar entornos de CAD para la codificación, la compilación y la depuración de aplicaciones basadas en microcontrolador

RA474 - Aprender a manejar cualquier periférico de mediana complejidad de un microcontrolador a partir de la documentación proporcionada por el fabricante

RA475 - Elaborar el informe que justifica y describe la toma de decisiones adoptadas en el desarrollo de un proyecto y defenderlo oralmente con precisión y detalle

RA467 - Manejar temporizadores hardware para gestionar la temporización y sincronización de una aplicación

RA472 - Escribir el código necesario para desarrollar una aplicación basada en microcontrolador de mediana complejidad

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

En esta asignatura se realiza un estudio en profundidad de sistemas basados en Microprocesador. Se parte de los conocimientos adquiridos por el alumno en la asignatura común de cuarto semestre Microprocesadores.

Se profundizará en el conocimiento de la arquitectura hardware de un microcontrolador comercial utilizando estándares de programación para un amplio abanico de este tipo de dispositivos. Utilizando los elementos más frecuentemente empleados en este tipo de sistemas, se aborda el análisis y estudio de cada uno de ellos para su aplicación en la realización del diseño de un sistema de mediana complejidad (basado en una aplicación real). Los resultados del diseño se documentarán en un memoria técnica que recogerá cada una de las decisiones tomadas para cada una de las fases del trabajo.

5.2. Temario de la asignatura

1. Bloque 1: Microcontroladores CORTEX M de ARM. Utilización desde CMSIS
 - 1.1. Arquitectura interna. Elementos funcionales, Reloj, interrupciones
 - 1.2. Introducción al desarrollo de aplicaciones para microcontroladores Cortex M con CMSIS
 - 1.3. GPIOs-Timers
2. Bloque 2: Bloques funcionales de un sistema basado en microprocesador
 - 2.1. Interfaces de usuario
 - 2.2. Sensores/Actuadores
 - 2.3. Comunicaciones
 - 2.4. Técnicas de desarrollo de aplicaciones
3. Bloque 3: Integración y desarrollo de una aplicación

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Tele-enseñanza	Actividades de evaluación
1		Práctica: Realización de un proyecto en CMSIS (GPIOs-INT) Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Presentación de la asignatura Duración: 00:20 LM: Actividad del tipo Lección Magistral CMSIS y Keil MDK Duración: 01:40 LM: Actividad del tipo Lección Magistral	
2		Práctica: Realización de un proyecto en CMSIS (GPIOs-INT) Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
3		Práctica Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Timers Duración: 02:00 LM: Actividad del tipo Lección Magistral	
4		Práctica Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Evaluación prácticas Bloque 1 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00
5		Práctica LCD Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	CMSIS Driver - SPI - I2C Duración: 02:00 LM: Actividad del tipo Lección Magistral	
6		Práctica LCD-Timers Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
7		Práctica Sensores Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Presentación CMSIS-RTOS Duración: 02:00 LM: Actividad del tipo Lección Magistral	
8		Práctica RTOS Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
9		Práctica RTOS Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Evaluación prácticas Bloque 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00

10		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	Presentación especificaciones Diseño Final Duración: 02:00 LM: Actividad del tipo Lección Magistral	
11		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
12		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
13		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
14		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
15				Evaluación diseño Bloque 3 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00 Informe escrito diseño Bloque 3 TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00
16				
17				Evaluación escrito individual Bloque 1 y 2 EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 02:00 Evaluación práctico individual Bloque 1 y 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00 Examen escrito individual Bloque 1 y 2 EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Presencial Duración: 02:00 Examen práctico individual Bloque 1 y 2 EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Presencial

				Duración: 01:00 Examen Práctico Bloque 3 EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Presencial Duración: 02:00 Informe memoria Bloque 3 TI: Técnica del tipo Trabajo Individual Evaluación sólo prueba final No presencial Duración: 00:00
--	--	--	--	---

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
4	Evaluación prácticas Bloque 1	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	10%	/ 10	CG 03 CG 11 CE EC07 CE EC08 CE TEL10
9	Evaluación prácticas Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	15%	/ 10	CG 03 CG 11 CE EC07 CE EC08 CE TEL10
15	Evaluación diseño Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	20%	5 / 10	CG 08 CE EC04 CE EC10 CG 05 CG 04
15	Informe escrito diseño Bloque 3	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	5%	5 / 10	CG 03 CG 08 CG 11
17	Evaluación escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	25%	4 / 10	CE EC07 CE EC08 CE TEL10
17	Evaluación práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	4 / 10	CG 04 CE EC08

7.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE TEL10 CE EC07 CE EC08

17	Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CE EC08 CG 04
17	Examen Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	35%	5 / 10	CG 05 CG 04 CG 08 CE EC04 CE EC10
17	Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	10%	5 / 10	CG 08 CG 11 CG 03

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE EC07 CE EC08 CE TEL10
Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CG 04 CE EC08
Examen Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	35%	5 / 10	CG 04 CG 08 CE EC04 CE EC10 CG 05
Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	10%	5 / 10	CG 03 CG 08 CG 11

7.2. Criterios de evaluación

ESTUDIANTES QUE SIGUEN LA EVALUACION CONTINUA

La evaluación para la convocatoria ordinaria estará compuesta por las siguientes partes:

Calificación de las prácticas del Bloque 1 y 2. La nota de esta parte se obtendrá a partir de las calificaciones obtenidas en la valoración del trabajo del estudiante por parte del profesor y la documentación aportada por el estudiante del desarrollo de su trabajo.

Calificación del examen escrito del Bloque 1 y 2. La nota de esta parte se obtendrá a partir del examen escrito que se realizará en el día marcado para la convocatoria ordinaria de la asignatura.

Calificación del examen práctico del Bloque 1 y 2. La nota de esta parte se obtendrá a partir del examen práctico que se realizará en el día marcado para la convocatoria ordinaria de la asignatura.

Calificación del bloque 3. La nota de esta parte se obtendrá a partir de la evaluación del examen práctico del trabajo realizado en el diseño, la apreciación del trabajo del estudiante por parte del profesor y la documentación técnica aportada por este sobre el sistema desarrollado.

El examen de la convocatoria extraordinaria para los alumnos que han seguido el método de evaluación continua estará compuesto por:

Examen Teórico Bloque 1 y Bloque 2.

Examen Práctico Bloque 1 y Bloque 2.

Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además, en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura. También será necesario realizar la documentación técnica sobre el sistema desarrollado.

ESTUDIANTES QUE REALIZAN EXCLUSIVAMENTE LA PRUEBA FINAL

Los estudiantes que se acojan a esta modalidad de evaluación deben realizar un examen el día que esté marcado para la asignatura en la convocatoria ordinaria o extraordinaria. Este examen estará compuesto por las partes:

Examen Teórico Bloque 1 y Bloque 2.

Examen Práctico Bloque 1 y Bloque 2.

Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además, en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura. También será necesario realizar la documentación técnica sobre el sistema desarrollado.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Ordenador personal	Equipamiento	
mbed NXP LPC1768	Equipamiento	Material aportado por el estudiante
mbed Application board	Equipamiento	
Entorno de desarrollo de Keil para microcontroladores ARM	Equipamiento	
Instrumentos puesto Laboratorio	Equipamiento	
Apuntes, transparencias, prácticas	Bibliografía	

9. Otra información

9.1. Otra información sobre la asignatura

La distribución de la docencia presencial, no presencial y sesiones de evaluación correspondiente a la sección "CRONOGRAMA" está acomodada a las 15 semanas naturales correspondientes al calendario del semestre de otoño del curso 2020-2021.

El resultado de agrupar estas sesiones en semanas no naturales es el uso de "13 SEMANAS", tal y como marca la Subdirección de Ordenación Académica para este semestre.