



UNIVERSIDAD  
POLITÉCNICA  
DE MADRID

PROCESO DE  
COORDINACIÓN DE LAS  
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas  
de Telecomunicación

# ANX-PR/CL/001-01

## GUÍA DE APRENDIZAJE

### ASIGNATURA

**595023028 - Sistemas Basados en Microprocesador**

### PLAN DE ESTUDIOS

59SC - Grado en Ingeniería de Sistemas de Telecomunicación

### CURSO ACADÉMICO Y SEMESTRE

2020/21 - Primer semestre

## Índice

---

### Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Requisitos previos obligatorios.....	2
4. Conocimientos previos recomendados.....	2
5. Competencias y resultados de aprendizaje.....	3
6. Descripción de la asignatura y temario.....	5
7. Cronograma.....	6
8. Actividades y criterios de evaluación.....	9
9. Recursos didácticos.....	12
10. Otra información.....	12

## 1. Datos descriptivos

---

### 1.1. Datos de la asignatura

<b>Nombre de la asignatura</b>	595023028 - Sistemas Basados en Microprocesador
<b>No de créditos</b>	6 ECTS
<b>Carácter</b>	Optativa
<b>Curso</b>	Tercero curso
<b>Semestre</b>	Quinto semestre
<b>Período de impartición</b>	Septiembre-Enero
<b>Idioma de impartición</b>	Castellano
<b>Titulación</b>	59SC - Grado en Ingeniería de Sistemas de Telecomunicación
<b>Centro responsable de la titulación</b>	59 - Escuela Técnica Superior de Ingeniería y Sistemas de Telecomunicación
<b>Curso académico</b>	2020-21

## 2. Profesorado

---

### 2.1. Profesorado implicado en la docencia

<b>Nombre</b>	<b>Despacho</b>	<b>Correo electrónico</b>	<b>Horario de tutorías *</b>
Eduardo Barrera Lopez De Turiso	A4203	eduardo.barrera@upm.es	Sin horario.
Julian Nieto Valhondo (Coordinador/a)	A4203	julian.nieto.valhondo@upm.es	Sin horario.
Mariano Ruiz Gonzalez	A4206	mariano.ruiz@upm.es	Sin horario.

\* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

### 3. Requisitos previos obligatorios

---

#### 3.1. Asignaturas previas requeridas para cursar la asignatura

- Microprocesadores

#### 3.2. Otros requisitos previos para cursar la asignatura

El plan de estudios Grado En Ingeniería De Sistemas De Telecomunicacion no tiene definidos requisitos para esta asignatura.

### 4. Conocimientos previos recomendados

---

#### 4.1. Asignaturas previas que se recomienda haber cursado

- Programacion li
- Programacion I
- Microprocesadores

#### 4.2. Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Grado en Ingeniería de Sistemas de Telecomunicacion no tiene definidos otros conocimientos previos para esta asignatura.

## 5. Competencias y resultados de aprendizaje

---

### 5.1. Competencias

CE EC04 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones.

CE EC07 - Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.

CE EC08 - Capacidad para especificar y utilizar instrumentación electrónica y sistemas de medida.

CE EC10 - Capacidad para realizar proyectos en el ámbito de las tecnologías específicas de la Ingeniería de Telecomunicación, de naturaleza profesional en que se sintetizan e integran las competencias adquiridas en las enseñanzas.

CE TEL10 - Capacidad de análisis y diseño de circuitos combinacionales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.

CG 03 - Capacidad para expresarse correctamente de forma oral y escrita y transmitir información mediante documentos y exposiciones en público.

CG 04 - Capacidad de abstracción, de análisis y de síntesis y de resolución de problemas.

CG 05 - Capacidad de trabajo en equipo y en entornos multidisciplinares.

CG 08 - Capacidad de organización, planificación y de toma de decisiones.

CG 11 - Habilidades para la utilización de las Tecnologías de la Información y las Comunicaciones.

## 5.2. Resultados del aprendizaje

RA892 - Interpretar las especificaciones de funcionamiento de un sistema basado en microcontrolador de mediana complejidad

RA894 - Conectar un periférico a un microcontrolador utilizando interfaces basadas en protocolos estándar

RA895 - Aprender a manejar cualquier periférico de mediana complejidad de un microcontrolador a partir de la documentación proporcionada por el fabricante

RA893 - Escribir el código necesario para desarrollar una aplicación basada en microcontrolador de mediana complejidad

RA896 - Elaborar el informe que justifica y describe la toma de decisiones adoptadas en el desarrollo de un proyecto y defenderlo oralmente con precisión y detalle

RA898 - Manejar entornos de CAD para la codificación, la compilación y la depuración de aplicaciones basadas en microcontrolador

RA888 - Manejar instrumentación electrónica específica para el desarrollo de sistemas basados en microprocesador

RA899 - Integrar la solución de una aplicación en un microprocesador dotado de un sistema operativo empujado

RA897 - Analizar la arquitectura software y hardware de sistemas basados en microcontrolador de mediana complejidad

RA889 - Manejar temporizadores hardware para gestionar la temporización y sincronización de una aplicación

RA890 - Establecer y gestionar las comunicaciones entre dos sistemas utilizando diferentes interfaces

RA891 - Desarrollo de aplicaciones en grupos de trabajo

## 6. Descripción de la asignatura y temario

---

### 6.1. Descripción de la asignatura

En esta asignatura se realiza un estudio en profundidad de sistemas basados en Microprocesador. Se parte de los conocimientos adquiridos por el alumno en la asignatura común de cuarto semestre Microprocesadores.

Se profundizará en el conocimiento de la arquitectura hardware de un microcontrolador comercial utilizando estándares de programación para un amplio abanico de este tipo de dispositivos. Utilizando los elementos más frecuentemente empleados en este tipo de sistemas, se aborda el análisis y estudio de cada uno de ellos para su aplicación en la realización del diseño de un sistema de mediana complejidad (basado en una aplicación real). Los resultados del diseño se documentarán en un memoria técnica que recogerá cada una de las decisiones tomadas para cada una de las fases del trabajo.

### 6.2. Temario de la asignatura

1. Bloque 1: Microcontroladores CORTEX M de ARM. Utilización desde CMSIS
  - 1.1. Arquitectura interna. Elementos funcionales, Reloj, interrupciones
  - 1.2. Introducción al desarrollo de aplicaciones para microcontroladores Cortex M con CMSIS
  - 1.3. GPIOs-Timers
2. Bloque 2: Bloques funcionales de un sistema basado en microprocesador
  - 2.1. Interfaces de usuario
  - 2.2. Sensores/Actuadores
  - 2.3. Comunicaciones
  - 2.4. Técnicas de desarrollo de aplicaciones
3. Bloque 3: Integración y desarrollo de una aplicación

## 7. Cronograma

### 7.1. Cronograma de la asignatura \*

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Tele-enseñanza	Actividades de evaluación
1		<b>Práctica: Realización de un proyecto en CMSIS (GPIOs-INT)</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	<b>Presentación de la asignatura</b> Duración: 00:20 LM: Actividad del tipo Lección Magistral  <b>CMSIS y Keil MDK</b> Duración: 01:40 LM: Actividad del tipo Lección Magistral	
2		<b>Práctica: Realización de un proyecto en CMSIS (GPIOs-INT)</b> Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
3		<b>Práctica Timers</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	<b>Timers</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral	
4		<b>Práctica Timers</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		<b>Evaluación prácticas Bloque 1</b> EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00
5		<b>Práctica LCD</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	<b>CMSIS Driver - SPI - I2C</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral	
6		<b>Práctica LCD-Timers</b> Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
7		<b>Práctica Sensores</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	<b>Presentación CMSIS-RTOS</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral	
8		<b>Práctica RTOS</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
9		<b>Práctica RTOS</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		<b>Evaluación prácticas Bloque 2</b> EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00



10		<b>Desarrollo, Implementación Diseño Bloque 3</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio	<b>Presentación especificaciones Diseño Final</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral	
11		<b>Desarrollo, Implementación Diseño Bloque 3</b> Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
12		<b>Desarrollo, Implementación Diseño Bloque 3</b> Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
13		<b>Desarrollo, Implementación Diseño Bloque 3</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
14		<b>Desarrollo, Implementación Diseño Bloque 3</b> Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
15				<b>Evaluación diseño Bloque 3</b> EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00  <b>Informe escrito diseño Bloque 3</b> TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00
16				
17				<b>Examen escrito individual Bloque 1 y 2</b> EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 02:00  <b>Examen práctico individual Bloque 1 y 2</b> EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00  <b>Examen escrito individual Bloque 1 y 2</b> EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final Presencial Duración: 02:00  <b>Examen práctico individual Bloque 1 y 2</b> EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Presencial Duración: 01:00

				<p><b>Examen Práctico Bloque 3</b> EP: Técnica del tipo Examen de Prácticas Evaluación sólo prueba final Presencial Duración: 02:00</p> <p><b>Informe memoria Bloque 3</b> TI: Técnica del tipo Trabajo Individual Evaluación sólo prueba final No presencial Duración: 00:00</p>
--	--	--	--	---

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

\* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

## 8. Actividades y criterios de evaluación

### 8.1. Actividades de evaluación de la asignatura

#### 8.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
4	Evaluación prácticas Bloque 1	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	10%	/ 10	CE EC07 CE EC08 CE TEL10 CG 03 CG 11
9	Evaluación prácticas Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	15%	/ 10	CE EC07 CE EC08 CE TEL10 CG 03 CG 11
15	Evaluación diseño Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	20%	5 / 10	CG 04 CE EC04 CE EC10 CG 05 CG 08
15	Informe escrito diseño Bloque 3	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	5%	5 / 10	CG 03 CG 08 CG 11
17	Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	25%	4 / 10	CE EC07 CE EC08 CE TEL10
17	Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	4 / 10	CG 04 CE EC08

#### 8.1.2. Evaluación sólo prueba final

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
17	Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE EC07 CE EC08 CE TEL10

17	Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CG 04 CE EC08
17	Examen Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	35%	5 / 10	CG 04 CE EC04 CE EC10 CG 05 CG 08
17	Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	10%	5 / 10	CG 03 CG 08 CG 11

### 8.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen escrito individual Bloque 1 y 2	EX: Técnica del tipo Examen Escrito	Presencial	02:00	30%	5 / 10	CE EC07 CE EC08 CE TEL10
Examen práctico individual Bloque 1 y 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	25%	5 / 10	CG 04 CE EC08
Examen Práctico Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	35%	5 / 10	CG 04 CE EC04 CE EC10 CG 05 CG 08
Informe memoria Bloque 3	TI: Técnica del tipo Trabajo Individual	No Presencial	00:00	10%	5 / 10	CG 03 CG 08 CG 11

## 8.2. Criterios de evaluación

### ESTUDIANTES QUE SIGUEN LA EVALUACION CONTINUA

La evaluación para la convocatoria ordinaria estará compuesta por las siguientes partes:

- Calificación de las prácticas del Bloque 1 y 2. La nota de esta parte se obtendrá a partir de las calificaciones obtenidas en la valoración del trabajo del estudiante por parte del profesor y la documentación aportada por el estudiante del desarrollo de su trabajo.
- Calificación del examen escrito del Bloque 1 y 2. La nota de esta parte se obtendrá a partir del examen escrito que se realizará en el día marcado para la convocatoria ordinaria de la asignatura.
- Calificación del examen práctico del Bloque 1 y 2. La nota de esta parte se obtendrá a partir del examen práctico que se realizará en el día marcado para la convocatoria ordinaria de la asignatura.
- Calificación del bloque 3. La nota de esta parte se obtendrá a partir de la evaluación del examen práctico del trabajo realizado en el diseño, la apreciación del trabajo del estudiante por parte del profesor y la documentación técnica aportada por este sobre el sistema desarrollado.

El examen de la convocatoria extraordinaria para los alumnos que han seguido el método de evaluación continua estará compuesto por:

- Examen Teórico Bloque 1 y Bloque 2.
- Examen Práctico Bloque 1 y Bloque 2.
- Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además, en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura. También será necesario realizar la documentación técnica sobre el sistema desarrollado.

### ESTUDIANTES QUE REALIZAN EXCLUSIVAMENTE LA PRUEBA FINAL

Los estudiantes que se acojan a esta modalidad de evaluación deben realizar un examen el día que esté marcado para la asignatura en la convocatoria ordinaria o extraordinaria. Este examen estará compuesto por las partes:

- Examen Teórico Bloque 1 y Bloque 2.
- Examen Práctico Bloque 1 y Bloque 2.
- Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno

dispondrá de su especificación con suficiente antelación para realizarlo y elaborar su correspondiente memoria. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además, en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura. También será necesario realizar la documentación técnica sobre el sistema desarrollado.

## 9. Recursos didácticos

---

### 9.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Ordenador personal	Equipamiento	
mbed NXP LPC1768	Equipamiento	Material aportado por el estudiante
mbed Application board	Equipamiento	
Entorno de desarrollo de Keil para microcontroladores ARM	Equipamiento	
Instrumentos puesto Laboratorio	Equipamiento	
Apuntes, transparencias, prácticas	Bibliografía	

## 10. Otra información

---

### 10.1. Otra información sobre la asignatura

La distribución de la docencia presencial, no presencial y sesiones de evaluación correspondiente a la sección "CRONOGRAMA" está acomodada a las 15 semanas naturales correspondientes al calendario del semestre de otoño del curso 2020-2021.

El resultado de agrupar estas sesiones en semanas no naturales es el uso de "13 SEMANAS", tal y como marca la Subdirección de Ordenación Académica para este semestre.