



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas
de Telecomunicación

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

595300028 - Sistemas Basados En Microprocesador

PLAN DE ESTUDIOS

59ET - Doble Grado En Ing.Electronica De Comunicaciones Y En Ing.Telematica

CURSO ACADÉMICO Y SEMESTRE

2022/23 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	8
8. Recursos didácticos.....	11
9. Otra información.....	11

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	595300028 - Sistemas Basados en Microprocesador
No de créditos	6 ECTS
Carácter	Obligatoria
Curso	Cuarto curso
Semestre	Séptimo semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	59ET - Doble Grado en Ing.electronica de Comunicaciones y en Ing.telematica
Centro responsable de la titulación	59 - Escuela Tecnica Superior De Ingenieria Y Sistemas De Telecomunicacion
Curso académico	2022-23

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Eduardo Barrera Lopez De Turiso	A4203	eduardo.barrera@upm.es	Sin horario.
Julian Nieto Valhondo (Coordinador/a)	A4203	julian.nieto.valhondo@upm.es	Sin horario.

Mariano Ruiz Gonzalez	A4206	mariano.ruiz@upm.es	Sin horario.
-----------------------	-------	---------------------	--------------

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Programacion I
- Programacion II
- Microprocesadores

3.2. Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Doble Grado en Ing.electrónica de Comunicaciones y en Ing.telemática no tiene definidos otros conocimientos previos para esta asignatura.

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE EC04 - Capacidad para aplicar la electrónica como tecnología de soporte en otros campos y actividades, y no sólo en el ámbito de las Tecnologías de la Información y las Comunicaciones.

CE EC07 - Capacidad para diseñar dispositivos de interfaz, captura de datos y almacenamiento, y terminales para servicios y sistemas de telecomunicación.

CE EC08 - Capacidad para especificar y utilizar instrumentación electrónica y sistemas de medida.

CE EC10 - Capacidad para realizar proyectos en el ámbito de las tecnologías específicas de la Ingeniería de Telecomunicación, de naturaleza profesional en que se sintetizan e integran las competencias adquiridas en las enseñanzas.

CE TEL10 - Capacidad de análisis y diseño de circuitos combinatoriales y secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.

CG 03 - Capacidad para expresarse correctamente de forma oral y escrita y transmitir información mediante documentos y exposiciones en público.

CG 04 - Capacidad de abstracción, de análisis y de síntesis y de resolución de problemas.

CG 05 - Capacidad de trabajo en equipo y en entornos multidisciplinares.

CG 08 - Capacidad de organización, planificación y de toma de decisiones.

CG 11 - Habilidades para la utilización de las Tecnologías de la Información y las Comunicaciones.

4.2. Resultados del aprendizaje

RA471 - Interpretar las especificaciones de funcionamiento de un sistema basado en microcontrolador de mediana complejidad

RA466 - Manejar instrumentación electrónica específica para el desarrollo de sistemas basados en microprocesador

RA473 - Conectar un periférico a un microcontrolador utilizando interfaces basadas en protocolos estándar

RA476 - Analizar la arquitectura software y hardware de sistemas basados en microcontrolador de mediana complejidad

RA468 - Establecer y gestionar las comunicaciones entre dos sistemas utilizando diferentes interfaces

RA469 - Desarrollo de aplicaciones en grupos de trabajo

RA477 - Manejar entornos de CAD para la codificación, la compilación y la depuración de aplicaciones basadas en microcontrolador

RA474 - Aprender a manejar cualquier periférico de mediana complejidad de un microcontrolador a partir de la documentación proporcionada por el fabricante

RA475 - Elaborar el informe que justifica y describe la toma de decisiones adoptadas en el desarrollo de un proyecto y defenderlo oralmente con precisión y detalle

RA467 - Manejar temporizadores hardware para gestionar la temporización y sincronización de una aplicación

RA472 - Escribir el código necesario para desarrollar una aplicación basada en microcontrolador de mediana complejidad

RA849 - Integrar la solución de una aplicación en un microprocesador dotado de un sistema operativo empotrado

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

En esta asignatura se realiza un estudio en profundidad de sistemas basados en Microprocesador. Se parte de los conocimientos adquiridos por el alumno en la asignatura común de cuarto semestre Microprocesadores.

Se profundizará en el conocimiento de la arquitectura hardware de un microcontrolador comercial utilizando estándares de programación para un amplio abanico de este tipo de dispositivos. Utilizando los elementos más frecuentemente empleados en este tipo de sistemas, se aborda el análisis y estudio de cada uno de ellos para su aplicación en la realización del diseño de un sistema de mediana complejidad (basado en una aplicación real). Los resultados del diseño se documentarán en un memoria técnica que recogerá cada una de las decisiones tomadas para cada una de las fases del trabajo.

5.2. Temario de la asignatura

1. Bloque 1: Microcontroladores CORTEX M de ARM. Keil ARM CMSIS
 - 1.1. Arquitectura interna. Elementos funcionales, Reset, Reloj, interrupciones
 - 1.2. Introducción al desarrollo de aplicaciones para microcontroladores Cortex M con CMSIS
 - 1.3. GPIOs-Timers
2. Bloque 2: Bloques funcionales de un sistema basado en microprocesador
 - 2.1. CMSIS Driver - Interfaces de usuario
 - 2.2. Sensores/Actuadores
 - 2.3. Comunicaciones
 - 2.4. Técnicas de desarrollo de aplicaciones - RTOS
3. Bloque 3: Integración y desarrollo de una aplicación

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad en aula	Actividad en laboratorio	Tele-enseñanza	Actividades de evaluación
1	Presentación de la asignatura Duración: 00:20 LM: Actividad del tipo Lección Magistral CMSIS-Keil MDK Duración: 01:40 LM: Actividad del tipo Lección Magistral	Práctica: Realización de un proyecto en CMSIS (GPIOs-INT) Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
2	RCC-GPIO-INT Duración: 02:00 LM: Actividad del tipo Lección Magistral	Práctica: Realización de un proyecto en CMSIS (GPIOs-INT) Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
3	Timers Duración: 02:00 LM: Actividad del tipo Lección Magistral	Práctica Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
4		Práctica Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio Práctica Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
5	CMSIS Driver - SPI - I2C Duración: 02:00 LM: Actividad del tipo Lección Magistral			Test Bloque 1 EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 01:00 Examen práctico Bloque 1 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00
6		Práctica LCD Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio Práctica LCD-Timers Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		

7	Presentación CMSIS-RTOS Duración: 02:00 LM: Actividad del tipo Lección Magistral	Práctica Sensores Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
8		Práctica RTOS Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio Práctica RTOS Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
9	Presentación especificaciones Diseño Final Duración: 02:00 LM: Actividad del tipo Lección Magistral	Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		
10		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Test Bloque 2 EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 01:00 Examen Práctico Bloque 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00
11		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
12		Desarrollo, Implementación Diseño Bloque 3 Duración: 04:00 PL: Actividad del tipo Prácticas de Laboratorio		
13		Desarrollo, Implementación Diseño Bloque 3 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Evaluación diseño Bloque 3 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00 Informe escrito diseño Bloque 3 TG: Técnica del tipo Trabajo en Grupo Evaluación continua No presencial Duración: 00:00
14				
15				
16				

17				<p>Test Bloque 1 EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 01:00</p> <p>Examen práctico Bloque 1 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00</p> <p>Test Bloque 2 EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 01:00</p> <p>Examen Práctico Bloque 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00</p>
----	--	--	--	---

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación (progresiva)

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
5	Test Bloque 1	EX: Técnica del tipo Examen Escrito	Presencial	01:00	%	4 / 10	CE EC08 CE TEL10 CG 11 CE EC07
5	Examen práctico Bloque 1	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	%	4 / 10	CG 03 CE EC07 CE EC08 CE TEL10
10	Test Bloque 2	EX: Técnica del tipo Examen Escrito	Presencial	01:00	%	4 / 10	CG 11 CE EC07 CE EC08 CE TEL10
10	Examen Práctico Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	%	4 / 10	CE EC08 CE TEL10 CG 03 CE EC07
13	Evaluación diseño Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	25%	4 / 10	CG 08 CE EC04 CE EC10 CG 04 CG 05
13	Informe escrito diseño Bloque 3	TG: Técnica del tipo Trabajo en Grupo	No Presencial	00:00	5%	4 / 10	CG 03 CG 08 CG 11
17	Test Bloque 1	EX: Técnica del tipo Examen Escrito	Presencial	01:00	15%	4 / 10	CG 11 CE EC07 CE EC08 CE TEL10
17	Examen práctico Bloque 1	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	20%	4 / 10	CG 03 CE EC07 CE EC08 CE TEL10

17	Test Bloque 2	EX: Técnica del tipo Examen Escrito	Presencial	01:00	15%	4 / 10	CG 11 CE EC07 CE EC08 CE TEL10
17	Examen Práctico Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	20%	4 / 10	CG 03 CE EC07 CE EC08 CE TEL10

7.1.2. Prueba evaluación global

No se ha definido la evaluación sólo por prueba final.

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Test Bloque 1	EX: Técnica del tipo Examen Escrito	Presencial	01:00	15%	4 / 10	CG 11 CE EC07 CE EC08 CE TEL10
Examen práctico Bloque 1	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	20%	4 / 10	CG 03 CE EC07 CE EC08 CE TEL10
Test Bloque 2	EX: Técnica del tipo Examen Escrito	Presencial	01:00	15%	4 / 10	CG 11 CE EC07 CE EC08 CE TEL10
Examen Práctico Bloque 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	20%	4 / 10	CG 03 CE EC07 CE EC08 CE TEL10
Evaluación diseño Bloque 3	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	25%	4 / 10	CG 05 CG 08 CE EC04 CE EC10 CG 04
Informe escrito diseño Bloque 3	TG: Técnica del tipo Trabajo en Grupo	Presencial	00:00	5%	4 / 10	CG 11 CG 03 CG 08

7.2. Criterios de evaluación

CONVOCATORIA ORDINARIA

La evaluación para la convocatoria ordinaria estará compuesta por las siguientes partes:

- Test y examen práctico del Bloque 1 y Bloque 2. Se realizarán las pruebas marcadas en el cronograma a lo largo del semestre. En el día correspondiente a la convocatoria ordinaria de enero existirá la posibilidad de recuperar cualquiera de estas pruebas. Las calificaciones de las mismas se guardarán hasta la convocatoria extraordinaria del curso actual. Será necesario asistir a todas las sesiones del laboratorio y realizar cada una de las entregas de las prácticas dirigidas para que el estudiante pueda ser calificado en estas pruebas.
- Calificación del bloque 3. La nota de esta parte se obtendrá a partir de la evaluación del examen práctico del trabajo realizado en el diseño, la apreciación del trabajo del estudiante por parte del profesor y la documentación técnica aportada por este sobre el sistema desarrollado. No existe la posibilidad de recuperar esta calificación el día correspondiente de la convocatoria ordinaria de enero. Será necesario asistir a todas las sesiones del laboratorio y realizar cada una de las entregas de las prácticas dirigidas para que el estudiante pueda ser calificado en estas pruebas. Al igual que las anteriores calificaciones el aprobado de esta parte se guardará hasta la convocatoria extraordinaria del curso actual.
- La calificación final será obtenida aplicando cada uno de los pesos. Caso de no superar alguno de los umbrales, la calificación máxima que se puede obtener aplicando cada uno de los pesos será de 4 puntos.

CONVOCATORIA EXTRAORDINARIA

La evaluación para la convocatoria extraordinaria estará compuesta por las siguientes partes:

- Test y examen práctico del Bloque 1 y Bloque 2.
- Realización individual de un diseño de mediana complejidad correspondiente al Bloque 3. El alumno dispondrá de su especificación con suficiente antelación para realizarlo y elaborar la documentación técnica sobre el sistema desarrollado. El día señalado para esta convocatoria se evaluará el trabajo propuesto. Además, en un tiempo limitado, tras la realización del diseño el estudiante responderá verbalmente las cuestiones que le plantee el tribunal de la asignatura.
- La calificación final será obtenida aplicando cada uno de los pesos. Caso de no superar alguno de los umbrales, la calificación máxima que se puede obtener aplicando cada uno de los pesos será de 4 puntos.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Ordenador personal	Equipamiento	
STM32-Nucleo-F429ZI	Equipamiento	Material cedido en préstamo por el DTE
mbed Application board	Equipamiento	Material cedido en préstamo por el DTE
Entorno de desarrollo de Keil para microcontroladores ARM	Equipamiento	
Instrumentos puesto Laboratorio	Equipamiento	
Apuntes, transparencias, prácticas	Bibliografía	
Mastering STM32 (Carmine Noviello)	Bibliografía	
Analizador Lógico de 8 canales	Equipamiento	Material cedido en préstamo por el DTE

9. Otra información

9.1. Otra información sobre la asignatura

Las sesiones teóricas se impartirán de manera presencial para todos los estudiantes de la asignatura, en el aula que designe la Subdirección de Ordenación Académica.

La información contenida en esta guía es orientativa y por tanto es susceptible de modificación debido a erratas, omisiones, incidencias no previstas ocurridas durante el curso académico o si el correcto desarrollo de la asignatura así lo requiere.