



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas
de Telecomunicación

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

595000524 - Arquitecturas De Procesado Masivo De Datos

PLAN DE ESTUDIOS

59ID - Grado En Ingeniería Y Sistemas De Datos

CURSO ACADÉMICO Y SEMESTRE

2022/23 - Primer semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	6
7. Actividades y criterios de evaluación.....	9
8. Recursos didácticos.....	13

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	595000524 - Arquitecturas de Procesado Masivo de Datos
No de créditos	6 ECTS
Carácter	Obligatoria
Curso	Tercero curso
Semestre	Quinto semestre
Período de impartición	Septiembre-Enero
Idioma de impartición	Castellano
Titulación	59ID - Grado en Ingeniería y Sistemas de Datos
Centro responsable de la titulación	59 - Escuela Técnica Superior De Ingeniería Y Sistemas De Telecomunicación
Curso académico	2022-23

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Pedro Jose Lobo Perea (Coordinador/a)	A4202	pedro.lobos@upm.es	Sin horario.
Manuel Cesar Rodriguez Lacruz	A4213	mcesar.rlacruz@upm.es	Sin horario.

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Fundamentos De Procesado De Datos

3.2. Otros conocimientos previos recomendados para cursar la asignatura

El plan de estudios Grado en Ingeniería y Sistemas de Datos no tiene definidos otros conocimientos previos para esta asignatura.

4. Competencias y resultados de aprendizaje

4.1. Competencias

CB01 - Que los estudiantes hayan demostrado poseer y comprender conocimientos en un área de estudio que parte de la base de la educación secundaria general, y se suele encontrar a un nivel que, si bien se apoya en libros de texto avanzados, incluye también algunos aspectos que implican conocimientos procedentes de la vanguardia de su campo de estudio

CB02 - Que los estudiantes sepan aplicar sus conocimientos a su trabajo o vocación de una forma profesional y posean las competencias que suelen demostrarse por medio de la elaboración y defensa de argumentos y la resolución de problemas dentro de su área de estudio

CB03 - Que los estudiantes tengan la capacidad de reunir e interpretar datos relevantes (normalmente dentro de su área de estudio) para emitir juicios que incluyan una reflexión sobre temas relevantes de índole social, científica o ética

CB04 - Que los estudiantes puedan transmitir información, ideas, problemas y soluciones a un público tanto especializado como no especializado

CB05 - Que los estudiantes hayan desarrollado aquellas habilidades de aprendizaje necesarias para emprender estudios posteriores con un alto grado de autonomía

CE06 - Que los estudiantes tengan la capacidad de construir la infraestructura necesaria para la generación, transformación y transmisión de datos de cualquier fuente, volumen o velocidad.

CE07 - Que los estudiantes sepan desplegar, configurar y utilizar infraestructuras de computación conectadas de altas prestaciones para el almacenamiento y tratamiento de datos, en el ámbito de la ingeniería de telecomunicación, tanto en la nube como en sistemas locales y centros de procesado de datos.

CE17 - Que los estudiantes tengan la capacidad de utilizar los fundamentos de la programación, sistemas operativos, bases de datos, tecnología web y las redes y servicios de telecomunicación en proyectos de ingeniería de datos y sistemas.

CG01 - Tener capacidad de trabajar en entornos internacionales y multidisciplinares, haciendo uso de la lengua inglesa en forma oral y escrita.

CG02 - Desarrollar la capacidad de trabajar en equipo empleando metodologías ágiles para diseñar soluciones eficientes, fiables y robustas.

CG03 - Ser capaz de explicar de forma oral o escrita las soluciones planteadas para la resolución de un problema.

CG04 - Saber identificar y utilizar las herramientas de las Tecnologías de la Información y de las Comunicaciones más adecuadas para plantear y construir soluciones a problemas

CG05 - Tener la capacidad de concebir y proponer soluciones creativas aplicando los métodos científico y de ingeniería para la definición y resolución de problemas formalizando los objetivos buscados y considerando los recursos disponibles.

CG09 - Desarrollar la capacidad de aprendizaje a lo largo de la vida (lifelong learning) para adaptarse a un sector tecnológico en continua evolución.

4.2. Resultados del aprendizaje

RA050 - Analizar y diseñar la estructura de la unidad central de proceso y del sistema de memoria según la especificación de sus componentes.

RA051 - Gestionar la comunicación entre la unidad central de proceso y los periféricos del sistema.

RA053 - Utilizar y analizar arquitecturas específicas para aprendizaje profundo: GPU, granjas de GPUs, FPGAs para aprendizaje profundo.

RA052 - Utilizar y analizar arquitecturas multicore o multiprocesador haciendo un uso eficiente de los recursos.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

Esta asignatura introduce al alumno a las arquitecturas de procesado masivo de datos. La asignatura se inicia con una introducción de los sistemas procesadores y la arquitectura de un juego de instrucciones básico. A continuación, se describen los tres componentes fundamentales de un sistema procesador: los bloques y la estructura de una unidad central de proceso segmentada y los riesgos que presenta y que pueden limitar sus prestaciones, el sistema de memoria que incluye memorias cachés y el concepto de memoria virtual, y los periféricos de entrada/salida y almacenamiento. El resto del curso se dedica a estudiar las arquitecturas de sistemas procesadores que, aprovechando distintos niveles de paralelismo, permiten el procesado masivo de datos con altas prestaciones. Así, se presentan arquitecturas de emisión múltiple como los procesadores de palabra larga y los procesadores superescalares (paralelismo de instrucción), las arquitecturas vectoriales y unidades de procesamiento gráfico o GPUs (paralelismo de datos), y los multiprocesadores y centros de datos (paralelismo de hilos o hebras). Finalmente, se describen arquitecturas específicas de dominio utilizando como ejemplo la implementación de redes neuronales para aplicaciones de aprendizaje profundo.

5.2. Temario de la asignatura

1. Introducción a los sistemas procesadores
 - 1.1. Aspectos generales de los sistemas procesadores
 - 1.2. Métricas para la caracterización de los sistemas procesadores
2. Aspectos software del sistema procesador
 - 2.1. Arquitectura del juego de instrucciones
 - 2.2. Compilación y ejecución de programas
3. El procesador
 - 3.1. La unidad central de proceso. Segmentación
 - 3.2. Riesgos en arquitecturas segmentadas
4. El sistema de memoria
 - 4.1. La jerarquía de memoria y organización de las memorias caché
 - 4.2. Gestión del sistema de memoria: memoria virtual
5. Almacenamiento y entrada/salida
 - 5.1. Sistemas de almacenamiento
 - 5.2. Buses, periféricos, interrupciones y acceso directo a memoria (DMA)
6. Arquitecturas paralelas
 - 6.1. Paralelismo de instrucciones: procesadores de palabra larga y superescalares
 - 6.2. Paralelismo de datos: procesadores vectoriales y gráficos (GPUs)
 - 6.3. Procesadores multi-núcleo y multiprocesadores. Centros de datos
7. Arquitecturas específicas de dominio
 - 7.1. Arquitecturas para redes neuronales: inferencia y aprendizaje
 - 7.2. Aceleración basada en GPUs y FPGAs

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad en aula	Actividad en laboratorio	Tele-enseñanza	Actividades de evaluación
1	Tema 1. Introducción a los sistemas procesadores Duración: 02:00 LM: Actividad del tipo Lección Magistral			
	Tema 1. Introducción a los sistemas procesadores Duración: 02:00 PR: Actividad del tipo Clase de Problemas			
2	Tema 2. Aspectos software del sistema procesador Duración: 03:00 LM: Actividad del tipo Lección Magistral			
	Tema 2. Aspectos software del sistema procesador Duración: 01:00 PR: Actividad del tipo Clase de Problemas			
3	Tema 3. El procesador Duración: 04:00 LM: Actividad del tipo Lección Magistral			
4	Tema 3. El procesador Duración: 02:00 LM: Actividad del tipo Lección Magistral			
	Tema 3. El procesador Duración: 02:00 PR: Actividad del tipo Clase de Problemas			
5	Tema 4. El sistema de memoria Duración: 02:00 LM: Actividad del tipo Lección Magistral	Tema 3. El procesador Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio		Test de la práctica de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 00:30
6	Tema 4. El sistema de memoria Duración: 02:00 LM: Actividad del tipo Lección Magistral			
	Tema 4. El sistema de memoria Duración: 02:00 PR: Actividad del tipo Clase de Problemas			
7	Tema 5. Almacenamiento y E/S Duración: 02:00 LM: Actividad del tipo Lección Magistral	Tema 4. El sistema de memoria Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio		Test de la práctica de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 00:30

8	<p>Tema 5. Almacenamiento y E/S Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Tema 5. Almacenamiento y E/S Duración: 01:00 PR: Actividad del tipo Clase de Problemas</p>			<p>Primer parcial EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 02:00</p>
9	<p>Tema 6. Arquitecturas paralelas Duración: 03:00 LM: Actividad del tipo Lección Magistral</p> <p>Tema 6. Arquitecturas paralelas Duración: 01:00 PR: Actividad del tipo Clase de Problemas</p>			
10	<p>Tema 6. Arquitecturas paralelas Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p>Tema 6. Arquitecturas paralelas Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Test de la práctica de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 00:30</p>
11	<p>Tema 6. Arquitecturas paralelas Duración: 03:00 LM: Actividad del tipo Lección Magistral</p> <p>Tema 6. Arquitecturas paralelas Duración: 01:00 PR: Actividad del tipo Clase de Problemas</p>			
12	<p>Tema 6. Arquitecturas paralelas Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p>Tema 6. Arquitecturas paralelas Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Test de la práctica de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 00:30</p>
13	<p>Tema 7. Arquitecturas específicas Duración: 03:00 LM: Actividad del tipo Lección Magistral</p> <p>Tema 7. Arquitecturas específicas Duración: 01:00 PR: Actividad del tipo Clase de Problemas</p>			
14	<p>Tema 7. Arquitecturas específicas Duración: 01:00 LM: Actividad del tipo Lección Magistral</p> <p>Tema 7. Arquitecturas específicas Duración: 01:00 PR: Actividad del tipo Clase de Problemas</p>	<p>Tema 7. Arquitecturas específicas Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Test de la práctica de laboratorio EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 00:30</p>
15				
16				
17				<p>Segundo parcial EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 01:30</p> <p>Examen global EX: Técnica del tipo Examen Escrito Evaluación sólo prueba final No presencial Duración: 03:00</p>

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del

plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación (progresiva)

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
5	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CB03 CB04 CG01 CG02 CG03 CE07 CE06 CE17 CG04
7	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
8	Primer parcial	EX: Técnica del tipo Examen Escrito	Presencial	02:00	35%	3 / 10	CB02 CB01 CB03 CB04 CB05 CG03 CG05 CE17 CG09
10	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04

12	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
14	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
17	Segundo parcial	EX: Técnica del tipo Examen Escrito	Presencial	01:30	40%	3 / 10	CB01 CB02 CB03 CB04 CB05 CG03 CG05 CE17 CG09

7.1.2. Prueba evaluación global

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
5	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CB03 CB04 CG01 CG02 CG03 CE07 CE06 CE17 CG04
7	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04

10	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
12	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
14	Test de la práctica de laboratorio	EP: Técnica del tipo Examen de Prácticas	Presencial	00:30	5%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
17	Examen global	EX: Técnica del tipo Examen Escrito	No Presencial	03:00	75%	3 / 10	CB01 CB02 CB03 CB04 CB05 CG03 CG05 CE17 CG09

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Tests de las prácticas de laboratorio realizados a lo largo del curso	EP: Técnica del tipo Examen de Prácticas	Presencial	02:30	25%	/ 10	CE07 CE06 CB03 CB04 CG01 CG02 CG03 CE17 CG04
Examen global	EX: Técnica del tipo Examen Escrito	Presencial	03:00	75%	3 / 10	CB01 CB02 CB03 CB04 CB05 CG03 CG05 CE17 CG09

7.2. Criterios de evaluación

CONVOCATORIA ORDINARIA.

El sistema de evaluación de la asignatura es progresivo, con pruebas distribuidas a lo largo del semestre. La asignatura se aprobará cuando se obtenga una calificación mayor o igual a 5 puntos sobre un total de 10, superando en su caso las notas mínimas que se exigen en las pruebas. Dicha calificación es la suma de las calificaciones correspondientes a las diferentes actividades de evaluación, con los siguientes pesos: Primer parcial: 35% (nota mínima 3/10); Segundo parcial: 40% (nota mínima 3/10); Prácticas de laboratorio: 25% (sin nota mínima). En caso de que el alumno obtenga una nota inferior a la nota mínima o desee subir la nota obtenida en el primer parcial, podrá presentarse al examen global, que consiste en la realización de ambos exámenes parciales al finalizar el período de docencia. La nota de las prácticas de laboratorio se aplicará también, en su caso, en la convocatoria extraordinaria.

CONVOCATORIA EXTRAORDINARIA.

La evaluación en la convocatoria extraordinaria se basa en las prácticas de laboratorio que se realizan durante el

curso con un peso total del 25% y cuya nota se guarda para esta convocatoria y una única prueba final a celebrar en la convocatoria oficial con un peso del 75% y una nota mínima de 3/10. La asignatura se aprobará cuando se obtenga una calificación total mayor o igual a 5 puntos sobre un total de 10.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Computer organization and design: the hardware software interface (RISC-V Edition)	Bibliografía	David A. Patterson, John L. Hennessy. Morgan-Kaufmann, 2021. Libro de referencia en la asignatura.
Computer architecture: a quantitative approach	Bibliografía	John L. Hennessy, David A. Patterson Morgan-Kaufmann, 2019. Libro de consulta para ampliar información.