



UNIVERSIDAD
POLITÉCNICA
DE MADRID

PROCESO DE
COORDINACIÓN DE LAS
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería y Sistemas
de Telecomunicación

ANX-PR/CL/001-01

GUÍA DE APRENDIZAJE

ASIGNATURA

595000337 - Diseño Microelectrónico

PLAN DE ESTUDIOS

59SC - Grado En Ingeniería De Sistemas De Telecomunicación

CURSO ACADÉMICO Y SEMESTRE

2022/23 - Segundo semestre

Índice

Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	2
4. Competencias y resultados de aprendizaje.....	2
5. Descripción de la asignatura y temario.....	3
6. Cronograma.....	5
7. Actividades y criterios de evaluación.....	8
8. Recursos didácticos.....	10
9. Otra información.....	11

1. Datos descriptivos

1.1. Datos de la asignatura

Nombre de la asignatura	595000337 - Diseño Microelectronico
No de créditos	4.5 ECTS
Carácter	Obligatoria
Curso	Cuarto curso
Semestre	Octavo semestre
Período de impartición	Febrero-Junio
Idioma de impartición	Castellano
Titulación	59SC - Grado en Ingeniería de Sistemas de Telecomunicacion
Centro responsable de la titulación	59 - Escuela Tecnica Superior De Ingeniería Y Sistemas De Telecomunicacion
Curso académico	2022-23

2. Profesorado

2.1. Profesorado implicado en la docencia

Nombre	Despacho	Correo electrónico	Horario de tutorías *
Jose Antonio Herrera Camacho (Coordinador/a)	A4208	joseantonio.herrera@upm.es	Sin horario. Se publicarán al comienzo del curso
Cesar Sanz Alvaro	A4212	cesar.sanz@upm.es	Sin horario. Se publicarán al comienzo del curso

* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

3. Conocimientos previos recomendados

3.1. Asignaturas previas que se recomienda haber cursado

- Electronica De Comunicaciones I
- Electronica Ii
- Teoria De La Comunicacion
- Sistemas De Telecomunicacion
- Señales Y Sistemas
- Procesado Digital De La Señal

3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Buen manejo del osciloscopio y de la fuente de alimentación del laboratorio

4. Competencias y resultados de aprendizaje

4.1. Competencias

CE B4 - Comprensión y dominio de los conceptos básicos de sistemas lineales y las funciones y transformadas relacionadas, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, tecnología de materiales y su aplicación para la resolución de problemas propios de la ingeniería.

CG 02 - Capacidad de búsqueda y selección de información, de razonamiento crítico y de elaboración y defensa de argumentos dentro del área.

CG 04 - Capacidad de abstracción, de análisis y de síntesis y de resolución de problemas.

4.2. Resultados del aprendizaje

RA905 - Conocer las técnicas para el diseño de pruebas de verificación de sistemas digitales.

RA904 - Conocer las características básicas de las diferentes tecnologías de circuitos integrados configurables de complejidad media para la realización de sistemas digitales cableados.

RA910 - Aplicar herramientas CAD para la captura, simulación y realización de sistemas digitales

RA909 - Diseñar arquitecturas de sistemas digitales aplicando metodologías de diseño jerárquico

RA906 - Conocer la estructura, interfaz y funcionamiento de subsistemas cableados.

RA907 - Aplicar las técnicas de análisis y diseño de sistemas digitales cableados en el ámbito de los sistemas de telecomunicación.

5. Descripción de la asignatura y temario

5.1. Descripción de la asignatura

La asignatura se basa fundamentalmente en las competencias adquiridas en "Electrónica II", y en menor medida se aplican también conceptos sobre sistemas de telecomunicación adquiridos en las asignaturas "Señales y Sistemas", "Procesado Digital de la Señal" y "Sistemas de Telecomunicación". Incluye nociones básicas de VHDL (realización de modelos orientados a la síntesis automática), entornos de CAD (con metodología basada en HDLs), diseño y prototipado de sistemas combinacionales y secuenciales con VHDL, tecnología (conceptos básicos de CPLDs y FPGAs) y ejemplos de aplicación a sistemas de telecomunicación.

5.2. Temario de la asignatura

1. Bloque Temático 1. Herramientas CAD. Descripción de sistemas digitales básicos con VHDL. Subsistemas. Tecnología

- 1.1. Presentación de los HDLs. Tutorial Modelsim
- 1.2. Bancos de Test (Test-Benches)
- 1.3. Tutorial Quartus II
- 1.4. Modelado en VHDL de Circuitos Combinacionales
- 1.5. Modelado de Circuitos Secuenciales Sencillos
- 1.6. Modelado con Varios Procesos
- 1.7. Subsistemas Aritméticos Básicos
- 1.8. Modelado de Autómatas
- 1.9. Modelos Estructurales en VHDL
- 1.10. Tecnología de Circuitos Digitales

2. Bloque Temático 2. Aplicación a sistemas de telecomunicación

- 2.1. Uso de PLLs y Convertidores A/D y D/A
- 2.2. Arquitecturas Hardware de Filtros FIR e IIR
- 2.3. Generación de Frecuencias mediante Síntesis Digital. Modulación FM
- 2.4. Integración de Módulos. Demodulador FM

6. Cronograma

6.1. Cronograma de la asignatura *

Sem	Actividad presencial en aula	Actividad presencial en laboratorio	Tele-enseñanza	Actividades de evaluación
1				
2		<p>Sesión 1. Presentación de los HDLs. Tutorial Modelsim Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 2. Bancos de Test (Test-Benches) Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
3		<p>Sesión 3. Modelado de Circuitos Secuenciales y Test-benches secuenciales Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 4. Modelos con varios procesos Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
4		<p>Sesión 5. Subsistemas Aritméticos Básicos Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 6. Modelado de Autómatas sencillos Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
5		<p>Sesión 7. Tutorial de Quartus II Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 8. Modelado, simulación y síntesis de circuitos combinatoriales Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		

6		<p>Sesión 9. Modelado, simulación y síntesis de circuitos secuenciales Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 10. Modelado, simulación y síntesis de autómatas Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
7		<p>Sesión 11. Modelos Estructurales en VHDL Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 12. Tecnología Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Entregables del Bloque 1 OT: Otras técnicas evaluativas Evaluación continua Presencial Duración: 08:40</p>
8		<p>Sesión 13. Examen del BT-I Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Examen del Bloque I EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 02:00</p>
9				
10				
11		<p>Sesión 14. Aplicación 1 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 15. Aplicación 1 Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Sesión 15. Cuestionario Aplicación 1 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00</p>
12		<p>Sesión 16. Aplicación 2 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 17. Aplicación 2 Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Cuestionario Aplicación 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua No presencial Duración: 01:00</p> <p>Sesión 17. Cuestionario Aplicación 2 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00</p>
13				
14		<p>Sesión 18. Aplicación 3 Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio</p> <p>Sesión 19. Aplicación 3 Duración: 01:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p>Cuestionario Aplicación 3 EP: Técnica del tipo Examen de Prácticas Evaluación continua No presencial Duración: 01:00</p> <p>Sesión 19. Cuestionario Aplicación 3 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00</p>

15		Sesión 20. Aplicación 4 Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio		Sesión 20. Cuestionario Aplicación 3 EP: Técnica del tipo Examen de Prácticas Evaluación continua Presencial Duración: 01:00
16				
17				M80 OT: Otras técnicas evaluativas Evaluación continua Presencial Duración: 00:00

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

7. Actividades y criterios de evaluación

7.1. Actividades de evaluación de la asignatura

7.1.1. Evaluación continua

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
7	Entregables del Bloque 1	OT: Otras técnicas evaluativas	Presencial	08:40	10%	/ 10	CG 04
8	Examen del Bloque I	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	70%	/ 10	CE B4 CG 04
11	Sesión 15. Cuestionario Aplicación 1	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	3.75%	/ 10	CE B4 CG 02 CG 04
12	Cuestionario Aplicación 2	EP: Técnica del tipo Examen de Prácticas	No Presencial	01:00	.75%	/ 10	CE B4 CG 02 CG 04
12	Sesión 17. Cuestionario Aplicación 2	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	3%	/ 10	CE B4 CG 02 CG 04
14	Cuestionario Aplicación 3	EP: Técnica del tipo Examen de Prácticas	No Presencial	01:00	.75%	/ 10	CE B4 CG 02 CG 04
14	Sesión 19. Cuestionario Aplicación 3	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	3%	/ 10	CE B4 CG 02 CG 04
15	Sesión 20. Cuestionario Aplicación 3	EP: Técnica del tipo Examen de Prácticas	Presencial	01:00	3.75%	/ 10	CE B4 CG 02 CG 04
17	M80	OT: Otras técnicas evaluativas	Presencial	00:00	5%	/ 10	CG 04

7.1.2. Evaluación sólo prueba final

No se ha definido la evaluación sólo por prueba final.

7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen del Bloque I	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	70%	/ 10	CE B4 CG 02 CG 04

7.2. Criterios de evaluación

La asignatura está dividida en dos bloques temáticos con evaluación independiente: El primero tiene un peso del 80 % de la nota y el segundo un 15 %. El 5% restante de la nota se completa en base a una bonificación que se describe más adelante.

Bloque Temático 1

El Bloque 1 se evaluará con las siguientes actividades:

- Entregables individuales o por parejas: son ejercicios realizados en actividades presenciales o no presenciales cuya realización es obligatoria y no puede recuperarse si no se lleva a cabo en el periodo docente. La media de las calificaciones de estos entregables da lugar a la nota de entregables del Bloque 1 (ENTR_B1) siempre que se hayan realizado al menos el 60% de los mismos, en caso contrario ENTR_B1 será 0.
- Examen del Bloque 1 (EX_BT1): es un examen individual realizado al final del bloque. Se realizará en el aula de laboratorio y será presencial con ordenador.
- La nota del Bloque Temático 1 (BT1) se computa mediante la siguiente fórmula: $BT1 = 0.7 \cdot EX_BT1 + 0.1 \cdot ENTR_B1$

Bloque Temático 2

El Bloque 2 se evaluará con las siguientes actividades:

Entregables por parejas: son seis cuestionarios, de 1 hora de duración cada uno, con los siguientes pesos:

- Cuestionario presencial Aplicación 1: 25%
- Cuestionario no presencial Aplicación 2: 5%
- Cuestionario presencial Aplicación 2: 20%

- Cuestionario no presencial Aplicación 3: 5%
- Cuestionario presencial Aplicación 3: 20%
- Cuestionario presencial Aplicación 4: 25%

La realización de estos cuestionarios es obligatoria y no puede recuperarse si no se lleva a cabo en el periodo docente. La media de las calificaciones de estos cuestionarios da lugar a la nota ENTR_B2, siempre que se hayan realizado al menos el 60% de los mismos, en caso contrario ENTR_B2 será 0.

La nota Bloque 2 se obtiene como: $BT2 = 0.15 \cdot ENTR_B2$.

Nota Final

La nota final de la asignatura se calculará como: $NOTA_FINAL = BT1 + BT2 + 0.5 \cdot M80$ en la que, el término M80 vale 1.0 si se han realizado más del 80% de las actividades del Bloque 1, valiendo 0 en caso contrario.

Examen extraordinario

El examen extraordinario consistirá, exclusivamente, en la realización del examen EX_BT1, considerándose las notas ENTR_B1, M80 y BT2 las obtenidas durante la convocatoria ordinaria.

8. Recursos didácticos

8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Moodle	Recursos web	Aquí podrá encontrar todo el material para realizar el correcto seguimiento y aprendizaje de la asignatura.
Página WEB del fabricante de circuitos integrados Intel	Recursos web	Información sobre circuitos integrados y herramientas CAD del fabricante de circuitos integrados Intel

VHDL for Logic Synthesis (Rushton)	Bibliografía	Libro enfocado a la descripción de modelos VHDL para síntesis de circuitos digitales
Señales y Sistemas (Oppenheim)	Bibliografía	Libro sobre el tratamiento de señales
Tratamiento de Señales en Tiempo Discreto (Oppenheim)	Bibliografía	Libro sobre el Tratamiento de Señales en Tiempo Discreto

9. Otra información

9.1. Otra información sobre la asignatura

Debe entenderse que, en términos generales, es extremadamente poco probable aprobar la asignatura si no se han cursado y aprobado las asignaturas relacionadas en el apartado "Asignaturas previas recomendadas".

SOBRE LA PLANIFICACION DE LA ASIGNATURA

La planificación de la asignatura podrá cambiar y adaptarse a las diferentes situaciones que ocurran a lo largo de este cuatrimestre según las condiciones sanitarias cambien o no. Estos cambios y adaptaciones podrán afectar tanto al tipo de actividades como a la forma de realizar las actividades de evaluación.

La disposición de las actividades en el cronograma es orientativa y podrían sufrir algún desplazamiento en función de las necesidades de ajuste de la asignatura.

INFORMACIÓN SOBRE ACTUACIONES EN CASO DE COPIA O PLAGIO

Se aplicará lo que establece el artículo 13 de la **NORMATIVA DE EVALUACIÓN DEL APRENDIZAJE EN LAS TITULACIONES OFICIALES DE GRADO Y MÁSTER UNIVERSITARIO DE LA UNIVERSIDAD POLITÉCNICA DE MADRID**

USO DE DISPOSITIVOS DE COMUNICACIONES

En los exámenes no pueden utilizarse calculadoras, smart watches, libros, apuntes ni dispositivos de telecomunicación.