



UNIVERSIDAD  
POLITÉCNICA  
DE MADRID

PROCESO DE  
COORDINACIÓN DE LAS  
ENSEÑANZAS PR/CL/001



E.T.S. de Ingeniería de  
Sistemas Informáticos

# ANX-PR/CL/001-01

## GUÍA DE APRENDIZAJE

### ASIGNATURA

615000218 - Estructura De Computadores

### PLAN DE ESTUDIOS

61CI - Grado En Ingeniería De Computadores

### CURSO ACADÉMICO Y SEMESTRE

2022/23 - Segundo semestre

## Índice

---

### Guía de Aprendizaje

1. Datos descriptivos.....	1
2. Profesorado.....	1
3. Conocimientos previos recomendados.....	3
4. Competencias y resultados de aprendizaje.....	3
5. Descripción de la asignatura y temario.....	4
6. Cronograma.....	7
7. Actividades y criterios de evaluación.....	10
8. Recursos didácticos.....	14
9. Otra información.....	15

## 1. Datos descriptivos

---

### 1.1. Datos de la asignatura

<b>Nombre de la asignatura</b>	615000218 - Estructura de Computadores
<b>No de créditos</b>	6 ECTS
<b>Carácter</b>	Básica
<b>Curso</b>	Primer curso
<b>Semestre</b>	Segundo semestre
<b>Período de impartición</b>	Febrero-Junio
<b>Idioma de impartición</b>	Castellano
<b>Titulación</b>	61CI - Grado en Ingeniería de Computadores
<b>Centro responsable de la titulación</b>	61 - Escuela Técnica Superior De Ingeniería De Sistemas Informáticos
<b>Curso académico</b>	2022-23

## 2. Profesorado

---

### 2.1. Profesorado implicado en la docencia

<b>Nombre</b>	<b>Despacho</b>	<b>Correo electrónico</b>	<b>Horario de tutorías *</b>
Antonio Martín De La Cruz	4101	antonio.martind@upm.es	Sin horario. El horario de tutorías se publicará en el moodle de la asignatura a principio del curso.

Miguel Angel Hombrados Lopez	4107	ma.hombrados@upm.es	Sin horario. El horario de tutorías se publicará en el moodle de la asignatura a principio del curso.
Francisco Aylagas Romero (Coordinador/a)	4418	paco.aylagas@upm.es	Sin horario. El horario de tutorías se publicará en el moodle de la asignatura a principio del curso.
Francisco Diaz Perez	4120	francisco.diazp@upm.es	Sin horario. El horario de tutorías se publicará en el moodle de la asignatura a principio del curso.
Victor Jose Martinez Hernando	4109	victor.martinez.hernando@upm.es	Sin horario. El horario de tutorías se publicará en el moodle de la asignatura a principio del curso.

\* Las horas de tutoría son orientativas y pueden sufrir modificaciones. Se deberá confirmar los horarios de tutorías con el profesorado.

## 3. Conocimientos previos recomendados

---

### 3.1. Asignaturas previas que se recomienda haber cursado

- Fundamentos De Computadores

### 3.2. Otros conocimientos previos recomendados para cursar la asignatura

- Haber cursado las asignaturas de física y matemáticas de un bachillerato tecnológico/científico

## 4. Competencias y resultados de aprendizaje

---

### 4.1. Competencias

CC9 - Capacidad de conocer, comprender y evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman

CG05 - Conocimiento de la estructura, funcionamiento e interconexión de los sistemas informáticos, así como los fundamentos de su programación.

CT4 - Comunicación escrita: Relacionarse eficazmente con otras personas a través de la expresión clara de lo que se piensa, mediante la escritura y los apoyos gráficos

### 4.2. Resultados del aprendizaje

RA531 - Conoce la estructura y funcionamiento de la Unidad Aritmético-Lógica de una CPU.

RA526 - Conoce cómo construir memorias completas a partir de circuitos de memoria básicos

RA528 - Redacta textos de complejidad moderada para explicar razonadamente algún tema, aplicando principios básicos de comunicación escrita y organizando las distintas partes del texto.

RA53 - Utiliza el lenguaje ensamblador de dicho procesador para interpretar la ejecución de diferentes programas. Realiza, en ensamblador, la programación de distintos algoritmos

RA530 - Conoce los distintos sistemas de representación y operaciones en aritmética binaria.

RA54 - Conoce las diferentes técnicas de Entrada/Salida y procede a su evaluación ejecutando diferentes

ejemplos en cada una de las técnicas.

RA52 - Analiza el funcionamiento, programación y conexionado de las distintas partes de un Computador, aplicándolo al diseño de un procesador didáctico. Ubica la memoria principal dentro de la jerarquía de memorias y define mapa de memoria

RA529 - Conoce la estructura interna de la CPU y sus sistemas para ejecutar instrucciones.

## 5. Descripción de la asignatura y temario

---

### 5.1. Descripción de la asignatura

**El objetivo de la asignatura es: Comprender el funcionamiento de la estructura interna de un computador tanto en su aspecto hardware como software.**

**Para ello se abordan los siguientes temas:**

### 5.2. Temario de la asignatura

1. Introducción a los Computadores (RA52)
  - 1.1. Concepto de Computador
  - 1.2. Reseña histórica
  - 1.3. Arquitectura Von Neumann. Organización y funcionamiento
  - 1.4. Clasificación de los computadores
2. Aritmética del computador (RA530)
  - 2.1. Datos. Tipos de datos
  - 2.2. Representación de los números enteros
    - 2.2.1. Magnitud y signo
    - 2.2.2. Complemento a 1
    - 2.2.3. Complemento a 2
  - 2.3. Operaciones con números enteros
    - 2.3.1. Conceptos de desbordamiento y extensión de signo
    - 2.3.2. Suma y resta en Complemento a 1
    - 2.3.3. Suma y resta en complemento a 2

- 2.3.4. Multiplicación y división por la base
- 2.4. Representación de los números fraccionarios
  - 2.4.1. Coma fija
  - 2.4.2. Coma flotante
  - 2.4.3. Formatos estándar IEEE. Estudio de las excepciones
- 3. Operaciones y estructuras hardware. La Unidad Aritmético-Lógica (RA531)
  - 3.1. Introducción
    - 3.1.1. Operaciones lógicas
    - 3.1.2. Operaciones de desplazamiento
    - 3.1.3. Operaciones aritméticas
  - 3.2. Unidad aritmético-lógica
- 4. La Memoria (RA52, RA526)
  - 4.1. Introducción. Características
  - 4.2. Jerarquía de memorias
  - 4.3. La memoria del computador
    - 4.3.1. Memoria RAM
    - 4.3.2. Memoria ROM
    - 4.3.3. Extensión de memorias (por longitud de celda y por espacio de direccionamiento)
  - 4.4. Mapa de memoria
- 5. Programación del computador. Lenguaje ensamblador (RA53)
  - 5.1. Instrucciones
  - 5.2. Modos de direccionamiento
  - 5.3. Lenguaje de transferencia entre registros
  - 5.4. Lenguajes de programación
  - 5.5. Lenguaje ensamblador
  - 5.6. Modelos de ejecución
- 6. Procesador de propósito general didáctico (RA52, RA529)
  - 6.1. Características: juego de instrucciones, ensamblador, direccionamiento, tipos de datos, operadores, etc.
  - 6.2. Memoria. Codificación de diferentes programas en ensamblador y su mapeo en memoria

6.3. Unidad de proceso: Registros, UAL, conexión entre ellos y memoria

6.4. Unidad de control: Cableada y microprogramada

7. Sistemas de Entrada/Salida (RA52, RA54)

7.1. Introducción

7.2. Estructura de un sistema de E/S

7.3. Técnicas de E/S

7.3.1. E/S mediante sondeo (polling)

7.3.2. E/S mediante interrupciones

7.3.3. E/S mediante Acceso Directo a Memoria (DMA)

7.4. Políticas de reparto del bus

## 6. Cronograma

### 6.1. Cronograma de la asignatura \*

Sem	Actividad en aula	Actividad en laboratorio	Tele-enseñanza	Actividades de evaluación
1	<p><b>Presentación de la asignatura.</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Tema 1. Introducción a a Arquitectura de von Neumann. Tema 2. Introducción a la aritmética binaria.</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			
2	<p><b>Tema 2. Aritmética binaria (Representación y operaciones con enteros)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Práctica 1 (Bloques funcionales).</b> Duración: 00:30 PL: Actividad del tipo Prácticas de Laboratorio</p> <p><b>Práctica 2 (Sumador/Restador en Ca1 y Ca2)</b> Duración: 01:30 PL: Actividad del tipo Prácticas de Laboratorio</p>		
3	<p><b>Tema 2. Aritmética binaria. (Reales: coma flotante y coma fija).</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Ejercicios del tema 2. Aritmética Binaria (números enteros y reales)</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			
4	<p><b>Tema 3. La Unidad Aritmético-Lógica</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Práctica 3 (ALU).</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
5	<p><b>Tema 4. La memoria (Introducción y memoria principal)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Prácticas de Aritmética binaria</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
6	<p><b>Tema 4. La memoria (El mapa de memoria)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Tema 4. Ejercicios del tema 4. Memoria</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			

7	<p><b>Tema 4. Ejercicios del tema 4. Memoria</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p> <p><b>Tema 4. Ejercicios del tema 4. La memoria.</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			
8	<p><b>Tema 5. Lenguaje ensamblador (instrucciones máquina y PDM)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Repaso y finalización de prácticas de Aritmética Binaria</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
9	<p><b>Tema 5. Lenguaje ensamblador (programación en ensamblador)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Práctica 4. (Memorias I)</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		<p><b>1er. Examen Parcial de Teoría de evaluación progresiva (Temas 1 a 4)</b> EX: Técnica del tipo Examen Escrito Evaluación continua Presencial Duración: 02:00</p>
10	<p><b>Tema 6. La Unidad de Control (Ruta de datos)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Ejercicios del tema 5. (Ensamblador)</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			
11	<p><b>Tema 6. La Unidad de Control (Fases de la ejecución. Grafos)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>	<p><b>Práctica 5. (Memorias II)</b> Duración: 02:00 PL: Actividad del tipo Prácticas de Laboratorio</p>		
12	<p><b>Tema 6. La Unidad de Control (Microprogramación)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Ejercicios de los temas 5 y 6 (PDM).</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			
13	<p><b>Tema 7. Sistemas de Entrada/Salida (Estructura de un sistema de E/S. E/S por sondeo)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Ejercicios de los temas 5 y 6 (PDM).</b> Duración: 02:00 PR: Actividad del tipo Clase de Problemas</p>			
14	<p><b>Tema 7. Sistemas de Entrada/Salida (Interrupciones)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p> <p><b>Tema 7. Sistemas de Entrada/Salida (DMA y reparto de bus)</b> Duración: 02:00 LM: Actividad del tipo Lección Magistral</p>			

15	Ejercicios del tema 7. Sistemas de E/S Duración: 02:00 PR: Actividad del tipo Clase de Problemas			Examen global de prácticas. Aritmética Binaria y Organización de Memorias. EP: Técnica del tipo Examen de Prácticas Evaluación continua y sólo prueba final Presencial Duración: 02:00
16				
17				Examen de evaluación global de teoría. Este examen comprende dos bloques de materia: Bloque 2 (35%): temas 5 a 7. Bloque 1 (35%): temas 1 a 4 (para alumnos que no lo hayan liberado en el correspondiente examen de evaluación progresiva) EX: Técnica del tipo Examen Escrito Evaluación continua y sólo prueba final Presencial Duración: 03:00  La evaluación de la Competencia Transversal se realizará considerando la expresión escrita del alumno en los exámenes de teoría. TI: Técnica del tipo Trabajo Individual Evaluación continua y sólo prueba final Presencial Duración: 00:00

Para el cálculo de los valores totales, se estima que por cada crédito ECTS el alumno dedicará dependiendo del plan de estudios, entre 26 y 27 horas de trabajo presencial y no presencial.

\* El cronograma sigue una planificación teórica de la asignatura y puede sufrir modificaciones durante el curso derivadas de la situación creada por la COVID-19.

## 7. Actividades y criterios de evaluación

### 7.1. Actividades de evaluación de la asignatura

#### 7.1.1. Evaluación (progresiva)

Sem.	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
9	1er. Examen Parcial de Teoría de evaluación progresiva (Temas 1 a 4)	EX: Técnica del tipo Examen Escrito	Presencial	02:00	35%	3 / 10	CC9 CG05
15	Examen global de prácticas. Aritmética Binaria y Organización de Memorias.	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	25%	5 / 10	CC9 CG05
17	Examen de evaluación global de teoría. Este examen comprende dos bloques de materia: Bloque 2 (35%): temas 5 a 7. Bloque 1 (35%): temas 1 a 4 (para alumnos que no lo hayan liberado en el correspondiente examen de evaluación progresiva)	EX: Técnica del tipo Examen Escrito	Presencial	03:00	70%	0 / 10	CC9 CG05
17	La evaluación de la Competencia Transversal se realizará considerando la expresión escrita del alumno en los exámenes de teoría.	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	0 / 10	CT4

#### 7.1.2. Prueba evaluación global

Sem	Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
15	Examen global de prácticas. Aritmética Binaria y Organización de Memorias.	EP: Técnica del tipo Examen de Prácticas	Presencial	02:00	25%	5 / 10	CC9 CG05
17	Examen de evaluación global de teoría. Este examen comprende dos bloques de materia: Bloque 2 (35%): temas 5 a 7. Bloque 1 (35%): temas 1 a 4 (para alumnos que no lo hayan liberado en el correspondiente examen de	EX: Técnica del tipo Examen Escrito	Presencial	03:00	70%	0 / 10	CC9 CG05

17	evaluación progresiva)	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	0 / 10	CT4
	La evaluación de la Competencia Transversal se realizará considerando la expresión escrita del alumno en los exámenes de teoría.						

### 7.1.3. Evaluación convocatoria extraordinaria

Descripción	Modalidad	Tipo	Duración	Peso en la nota	Nota mínima	Competencias evaluadas
Examen global de Teoría. Este examen estará organizado en los dos bloques parciales de la asignatura. Los alumnos solo tendrán que examinarse de los bloques que no estén liberados en los exámenes anteriores.	EX: Técnica del tipo Examen Escrito	Presencial	03:00	70%	5 / 10	CC9 CG05
Examen global de Prácticas. Este examen comprende la materia de los dos bloques de prácticas (Aritmética Binaria y Memorias).	EP: Técnica del tipo Examen de Prácticas	Presencial	03:00	25%	5 / 10	CC9 CG05
La evaluación de la Competencia Transversal se realizará considerando la expresión escrita del alumno en los exámenes de teoría. (RA528)	TI: Técnica del tipo Trabajo Individual	Presencial	00:00	5%	0 / 10	CT4

## 7.2. Criterios de evaluación

### NOTA FINAL DE LA ASIGNATURA

La Nota Final de la Asignatura se compone de tres partes: un 70% de la Nota de Teoría (NT) y 25% de la Nota de Prácticas más un 5% de la Competencia Transversal.

Nota final = 70% teoría + 25% prácticas + 5% competencia transversal

Para aprobar la asignatura hay que obtener una nota igual o superior a 5 puntos sobre 10, tanto en la Nota de Teoría como en la Nota de Prácticas.

En el caso de que la nota de la suma total ponderada de Teoría + Prácticas + Competencia Transversal resultara mayor o igual a 5, pero no habiendo aprobado la parte de Teoría o de Prácticas, la calificación que aparecerá en el Acta será de "NO APTO 4,5 puntos".

### EVALUACIÓN PROGRESIVA

#### TEORÍA (70%)

Habrán dos exámenes parciales de teoría, el primero, que se realizara en la 9ª semana (pendiente de concretar), y un segundo parcial coincidiendo en fecha con el examen final de la convocatoria ordinaria de Junio. En esta misma fecha del segundo examen parcial, habrá un examen del 1er. parcial para aquellos alumnos que no hayan liberado este bloque de teoría en su correspondiente examen de evaluación progresiva.

El peso de cada examen parcial sobre la nota global de Teoría es del 50%. La teoría se aprueba con una nota media igual o mayor a 5, no obstante, **para poder hacer la nota media de las dos evaluaciones se deberá obtener en cada examen una puntuación mínima de 3 puntos sobre 10.**

#### PRÁCTICAS (25%)

Dado que solamente hay dos temas de prácticas, no hay evaluación progresiva de prácticas. La evaluación de las prácticas se realiza mediante examen global en ambas convocatorias, ordinaria y extraordinaria.

### EXAMEN GLOBAL

En los exámenes globales de teoría o prácticas se tendrá la posibilidad de superar completamente la asignatura.

El temario de teoría de la asignatura está dividido en dos bloques. El primer bloque tendrá un examen de evaluación progresiva a mediados de curso, de tal manera que si se supera, quedará liberado para el examen

global del curso de las dos convocatorias (ordinaria y extraordinaria).

## CONVOCATORIA EXTRAORDINARIA

Tendrá las mismas características que la convocatoria ordinaria por prueba global. Los exámenes parciales de teoría aprobados por Evaluación Progresiva quedan liberados para el examen de la convocatoria extraordinaria.

### COMPETENCIA TRANSVERSAL: Comunicación Escrita (5%)

Para todas las convocatorias y modos de evaluación (progresiva o prueba global), la evaluación de esta competencia se obtendrá a partir de la expresión escrita utilizada en uno de los exámenes de teoría, y supondrá el 5% de la nota global de la asignatura.

## RESULTADOS DE APRENDIZAJE

En el apartado correspondiente al Temario en esta Guía de aprendizaje, se indica, en cada capítulo, los resultados de aprendizaje que se cubren en él.

## BLOQUES LIBERADOS

Los bloques de teoría superados por evaluación progresiva o en una prueba global, se considerarán "liberados" hasta la convocatoria extraordinaria incluida.

Una vez superada la componente completa de Teoría o de Prácticas en una convocatoria, esta queda liberada para las posteriores convocatorias y para los cursos siguientes, siempre que no se modifique el Plan de Estudios o se produzcan cambios substanciales en el temario de la asignatura o en su plan de prácticas.

## 8. Recursos didácticos

### 8.1. Recursos didácticos de la asignatura

Nombre	Tipo	Observaciones
Estructura de computadores; J. M. Angulo; Ed. Paraninfo; 1997	Bibliografía	Bibliografía básica, recomendada como apoyo en todos los temas
Estructura y funcionamiento de los computadores digitales; J. P. Meinadier; Ed. AC, Madrid; 1986	Bibliografía	Complementaria para temas 1 al 6
Organización y arquitectura de computadores; W. Stallings; Ed. Prentice Hall; 1998	Bibliografía	Complementaria para temas 2 y 4
Estructura y diseño de computadores. La interfaz hardware/software; D. A. Patterson y J. L. Hennessy; Ed. Reverte; 2011	Bibliografía	Complementaria temas 5, 6 y 7
Estructura de Computadores y periféricos; R. J. Martínez; Ed. Rama; 2001	Bibliografía	Básico para temas 1 y 2. Complementaria para el resto
Arquitectura de computadores. Un enfoque cuantitativo; J. L. Patterson; Ed. Mc Graw-Hill; 2002	Bibliografía	Complementaria para todos los temas
Estructura de computadores. Supuestos prácticos; M. Gascón y otros; Dpto. Publicaciones de ETSISI; 2002	Bibliografía	Libro con problemas resueltos, muy útil para afianzar conocimientos
<a href="https://moodle.upm.es/titulaciones/oficiales">https://moodle.upm.es/titulaciones/oficiales</a>	Recursos web	Información general de la asignatura, apuntes, diapositivas, problemas resueltos, calificaciones, avisos, etc.
Aula de prácticas de laboratorio	Equipamiento	Laboratorio equipado con la herramienta de simulación MULTISIM. Dotado con pizarras y proyector de vídeo conectado a un PC en la mesa del profesor.

Aula para clases	Equipamiento	Aula de la ETSISI con pizarras clásicas y proyector de video conectado a PC en la mesa del profesor. Sistema de audio inalámbrico.
Diapositivas con notas explicativas	Recursos web	Comprende las diapositivas utilizadas en la asignatura, junto con abundantes notas explicativas de la diapositiva.
Videos con narración	Recursos web	Videos con narración que abarcan todo el temario de la asignatura, incluyendo la componente teórica y múltiples ejercicios y problemas.

## 9. Otra información

---

### 9.1. Otra información sobre la asignatura

Si la situación sanitaria no lo impide, **la asignatura esta planificada para impartirse de manera presencial en su totalidad.**

El detalle del cronograma indicado en los apartados anteriores y las fechas de las pruebas de evaluación, **deben considerarse como una estimación**, puesto que en el momento de la redacción de esta Guía no se dispone del calendario definitivo del curso ni de una versión aprobada de horarios, además de los problemas que pudieran derivarse de un posible rebrote de la Covid-19.

**Competencia Transversal: Expresión escrita.**

La evaluación de la Competencia Transversal se realizará considerando la expresión escrita del alumno a partir de alguno de los exámenes de teoría.

El peso de esta competencia en la calificación global de la asignatura es del 5%.