

# Dispositivo para la mejora de la seguridad de microprocesadores en sistemas empotrados

## Información de contacto

### Dirección: Principales:

- DANIEL VILLANUEVA GONZÁLEZ
  
- DAVID FRAGA AYDILLO
  
- JUAN MARIANO DE GOYENECHE VAZQUEZ DE SEYAS

**juanmariano.degoyeneche@upm.es**

- ELENA ROMERO PERALES

**elena.romero@upm.es**

- MARINA ZAPATER SANCHO

**marina.zapater@upm.es**

- JOSE MANUEL MOYA FERNANDEZ

**jm.moya@upm.es**

- JUAN CARLOS VALLEJO LÓPEZ

**jc.vallejo@upm.es**

- PEDRO JOSE MALAGON MARZO

**pedro.malagon.marzo@upm.es**

- AGUSTÍN RUBIO MINGORANCE

**agustin.rubiom@upm.es**

- OCTAVIO NIETO-TALADRIZ GARCIA

**octavio.nieto-taladriz@upm.es**

- ALVARO ARAUJO PINTO

**alvaro.araujo@upm.es**

## Tipo de oferta tecnológica

Patentes

### ¿Dónde?

B105 Electronic Systems Lab Centro de Investigación en Simulación Computacional (CCS) Laboratorio de Sistemas Integrados (LSI)

### Documentación

[Descargar documentación adicional \(jsp?id=294&id\\_archivo=507&tipo=patente&extension=fichero \)](http://jsp?id=294&id_archivo=507&tipo=patente&extension=fichero)

### Descripción de la patente

Dispositivo para la mejora de la seguridad de sistemas empotrados basados en microprocesador, de tipo reconfigurable y de bajo consumo, que permite la ejecución de operaciones vectoriales, y que comprende, al menos:

(a) una primera unidad vectorial reconfigurable (1) diseñada como una ruta de datos segmentada con múltiples contextos configurables independientemente, y que comprende, al menos, tres etapas o bloques:

(i) una primera etapa de decodificación (101) configurada para la obtención de la información de la operación y los operandos involucrados en la ejecución;

(ii) una segunda etapa de ejecución (102) que a su vez comprende una pluralidad de unidades reconfigurables básicas conectadas en cascada; y

(iii) una tercera etapa de salida (103);

(b) una segunda unidad de carga y almacenamiento vectorial (2) integrada en la unidad de ejecución (3) de la ruta de datos principal (100).

### Situación

Concedida

### Número de solicitud

P200900442

### Número de publicación

ES2334196

### Fecha de presentación

17/02/2009

### Fecha de concesión

28/01/2011