

# Sistema de ralentización de la tasa de transferencia de un dispositivo por método criptográfico

## Información de contacto

### Dirección: Principales:

- MARIA DEL CARMEN SANCHEZ AVILA

**carmen.sanchez.avila@upm.es**

- VICENTE JARA VERA

**vicente.jara@upm.es**

## Tipo de oferta tecnológica

[Patentes](#)

## ¿Dónde?

Centro de Domótica Integral (CEDINT) Grupo de Biometría, Bioseñales, Seguridad y Smart Mobility

## Documentación

[Descargar documentación adicional \(jsp?id=568&id\\_archivo=1769&tipo=patente&extension=fichero \)](#)

## Descripción de la patente

Sistema de ralentización de la tasa de transferencia de un dispositivo por método criptográfico que comprende: unos medios de procesamiento (1) configurados para: seleccionar un tipo de cifrado; cifrar información según el tipo de cifrado seleccionado, comprendiendo: convertir la información a cifrar en una cadena de caracteres numéricos, dividir la cadena de caracteres en bloques de un número variable de caracteres y cifrar cada uno de los bloques según el tipo de cifrado seleccionado; generar aleatoriamente una pluralidad de claves; el sistema adicionalmente comprende: una memoria (2) que almacena la pluralidad de claves generadas, la información cifrada y las operaciones y variables intermedias realizadas por los medios de procesamiento; y unos medios de entrada y salida (3) configurados para recibir y enviar información del exterior para realizar las tareas de cifrado.

## Situación

Concedida

## Número de solicitud

P201031941

## Número de publicación

ES2363355

## Fecha de presentación

24/12/2010

## Fecha de concesión

05/11/2012